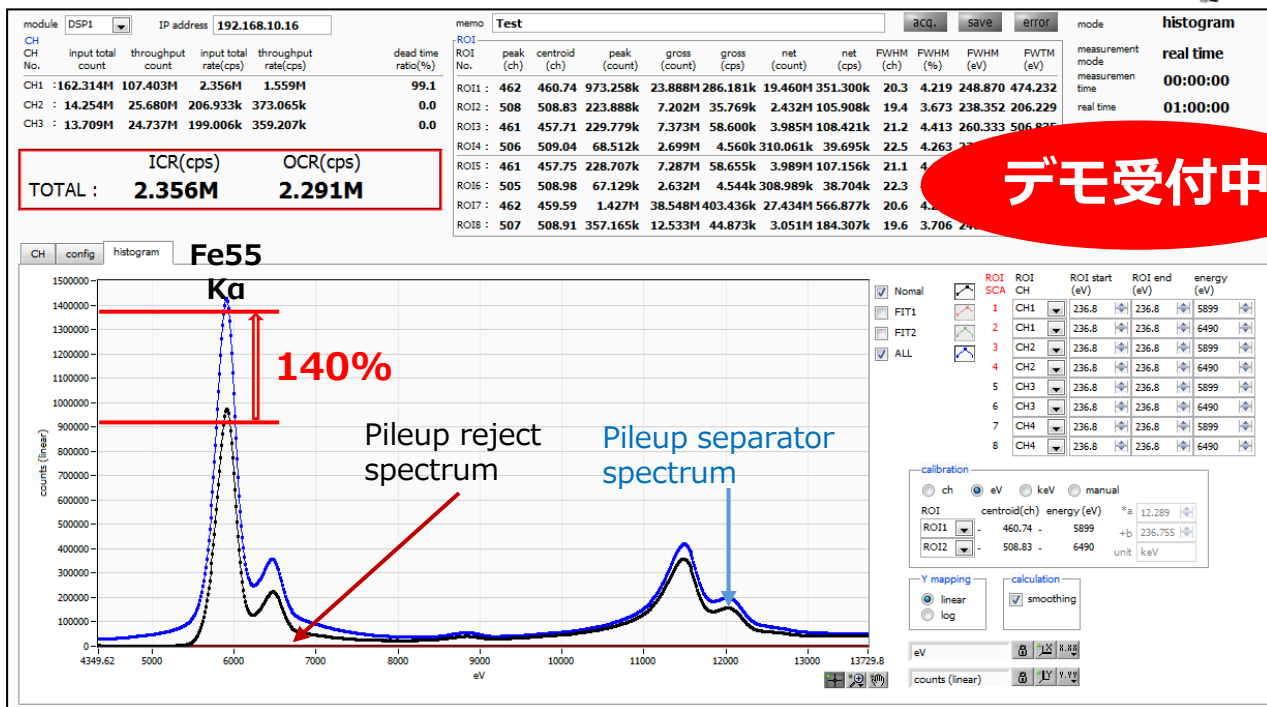


高性能FPGAとアルゴリズムによるリアルタイム処理

パイルアップセパレータプロセッサ

APV8011S

- ADC **100MSPS, 16-bit, 1Ch.**
- Input Signal Type **Silicon Drift Detector etc.**
- Output **2.5Mcps 以上 / Ch.**
- Input range **±2V (Input impedance : 1kΩ)**
- Function **Real time Pileup Separator**
- Interface **TCP/IP, Gigabit Ethernet**



XSSD50-01とAPV8011Sを使用した放射光施設での実試験

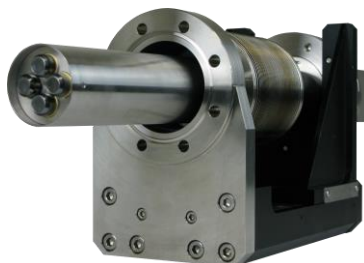
以下の多素子SDDも国内の様々な放射光施設で稼働中です。

ご要望に応じて**大気用**もしくは**真空用**にカスタマイズ可能

1素子SDD
XSSD50-01



4素子SDD
XSSD50-04



7素子SDD
XSSD50-07



※写真はイメージです。
※記載内容は予告なく変更することがあります。

放射線・放射能測定装置 設計・開発・販売

株式会社テクノエーピー

<http://www.techno-ap.com>

☎ 029-350-8011 ☎ 029-352-9013

✉ order@techno-ap.com

🏠 〒312-0012茨城県ひたちなか市馬渡2976-15