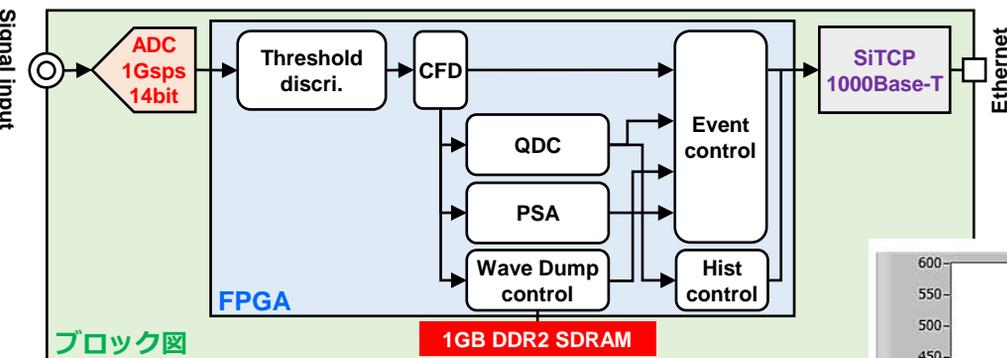


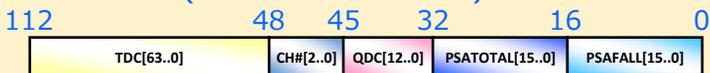
## APV8102-14MWPSAGb

高速・高分解能ADC(1GHz, 14bit)を2CH搭載した波形取得/解析ボードです。FPGAによる1GHzリアルタイムの解析に加え、**高速なDDR系メモリを搭載し1Mcps以上での波形取得を可能**にしました。ギガビットイーサネット通信への対応で取得波形データの高速読出しや信号処理によるデッドタイムの無い高速処理(リストデータ生成/転送)を高時間分解能・高スループットで実現します。全てのADCは1GHzクロックにて同期動作をしており、複数の高速なシンチレーション検出器からの信号解析などにもご利用いただけます。また、複数ボード間の同期処理にも対応しており、多CH系の解析にも拡張が容易です。

- ADC **1Gspcs、2チャンネル、分解能14-bit、同期サンプリング**
- 時間分解能 **Coarse: 1ns | Fine: 3.9ps**
- スループット **1Mcps以上 / チャンネル**
- モード **波形取得、リスト (TDC+QDC等) など**
- 機能 **(デジタル) CFD、TDC、QDC、PSA など**
- メモリ **1GB (512MB×2)**

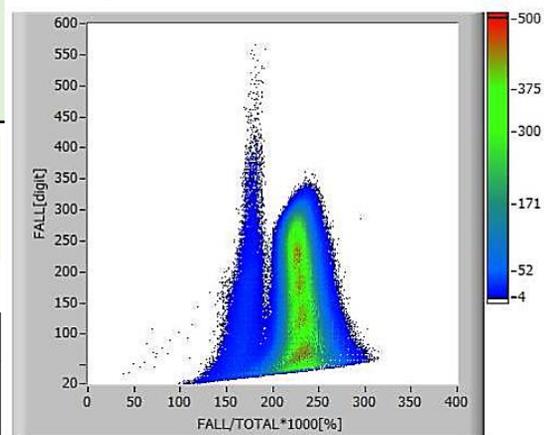


### リストデータ例 (1イベント : 112bit)

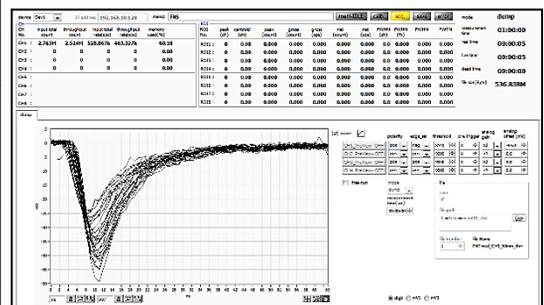


### 仕様

アナログ信号入力種類	PMTアノード信号、Fast-NIM信号など
アナログ入力レンジ	±3V (Z <sub>in</sub> : 50Ω、ゲインx1) LEMOコネクタx2 ※カスタムにて最大±4Vまで可
アナログオフセット調整	±2V (12-bit) ※カスタムにて±20mV〜±4Vまで可
アナログゲイン切替	×1 / ×3 ※入力レンジ制限内でカスタムにて×10まで可
アナログ信号立上り時間	1ns以下 (@ゲイン×1)
外部入出力端子 (TTLレベル)	CLK入力、CLK出力、GATE入力、VETO入力、CLR入力、OR出力 (LEMOコネクタ x6) ※カスタムにて入出力信号変更可
通信I/F	イーサネット (TCP/IP) 1000BASE-T 1Mリストイベント以上
外形寸法重量	VME1幅 20(W) × 262(H) × 187(D) mm 約540g
消費電力	+5V(約2.5A)、+12V(約0.6A)、-12V(約0.3A)



n/γ弁別例  
(縦軸: 波形立下り成分積分値、  
横軸: 立下り成分積分値/波形全積分値)



付属アプリケーション画面 Wave取得例

※写真はイメージです。  
※記載内容は予告なく変更することがあります。

放射線・放射能測定装置 ◆設計・開発・販売◆

# 株式会社 テクノエーピー

〒312-0012茨城県ひたちなか市馬渡2976-15

☎ 029-350-8011

☎ 029-352-9013

✉ info@techno-ap.com

弊社ホームページ

