

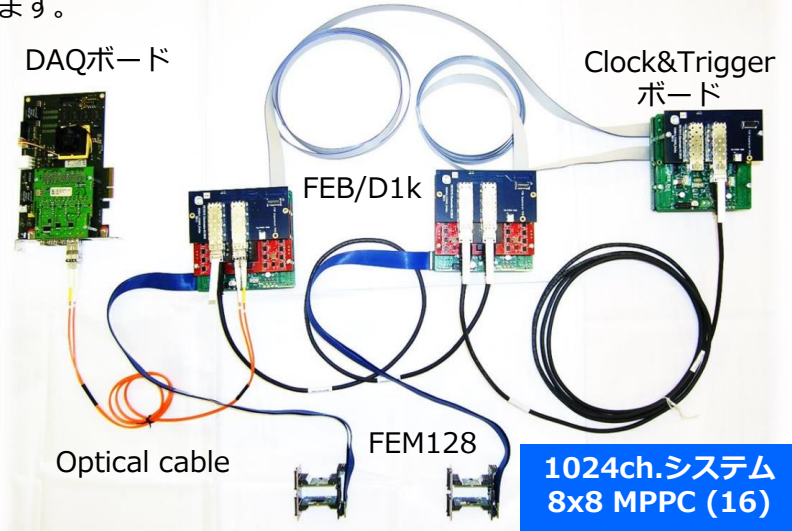
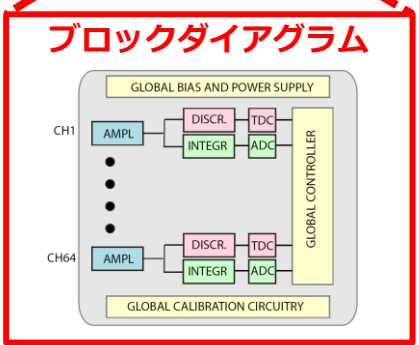
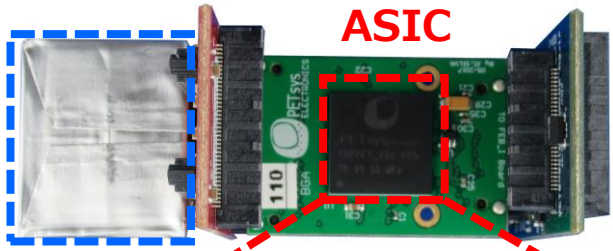
低コスト・多チャンネル・省スペース

MPPCアレイ読み出し用のASICチップには64ch.のDISCRI、QDC、TDCを搭載し最大491,520ch.のイメージングシステムを構築することが可能です。極めて高い時間分解能と高計数率特性、圧倒的なコストパフォーマンスで高エネルギー物理、天体物理、核医学、物質生命科学、非破壊検査等のあらゆるアプリケーションにイノベーションをもたらします。

**温度補償
プログラム内蔵**

シンチレータ + MPPC (8x8)

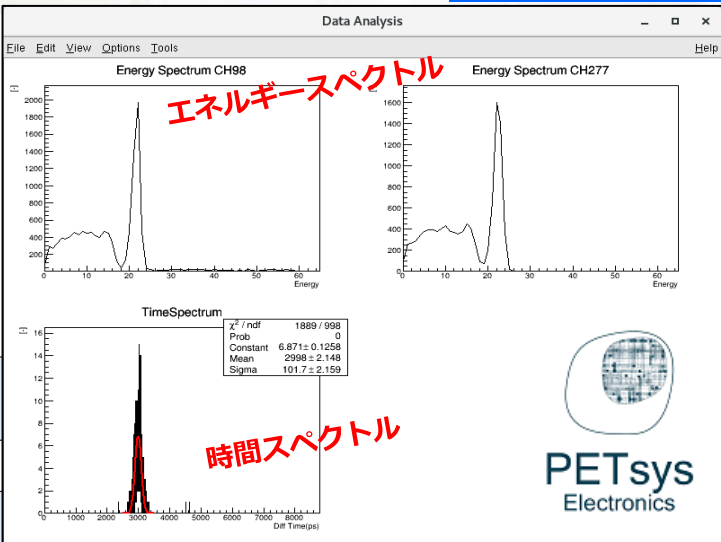
※シンチレータは変更可能です。



**1024ch.システム
8x8 MPPC (16)**

システム構成例

光半導体素子 MPPC	浜松ホトニクス社製 8x8アレイ S13361-350Ax-08
シンチレータ	LYSO 3 x 3 x 20 mm ²
線源	²² Na
ASIC	PETsys Electronics社製TOFPET2 ASIC
オペレーティングシステム	Linux CentOS 7 画像解像度：HD (1366 x 768) 以上推奨
データ収集ソフトウェア	プラットフォーム：Python、C++ サンプルソースコード提供可能
計測モード	QDCモード TOTモード選択によるリストデータ出力
通信I/F	イーサネット TCP/IP 1000Base-T 最大出力データレート：3.2Gb/s
消費電力	+12V、最大4.0A



**最大 491,520 CH
システム構築可能**

弊社は国内で唯一PETsys Electronics社製品を販売できる会社として独占契約を結ぶことができ低コスト、多チャンネル、省スペースで計測システムを構築されたい方にこの製品をご紹介します。

<https://www.petsyselectronics.com/web/public/team>

※写真はイメージです。
※記載内容は予告なく変更することがあります。

