ハイブリッドデジタルシグナルプロセッサ

APV8M44 APV8M24

取扱説明書

第1.2.0版 2022年7月

株式会社 テクノエーピー 〒312-0012 茨城県ひたちなか市馬渡2976-15 TEL : 029-350-8011 FAX : 029-352-9013 URL : http://www.techno-ap.com e-mail: info@techno-ap.com

安全上の注意・免責事項

このたびは株式会社テクノエーピー(以下「弊社」)の製品をご購入いただき誠にありがとうございます。 ご使用の前に、この「安全上の注意・免責事項」をお読みの上、内容を必ずお守りいただき、正しくご使 用ください。

弊社製品のご使用によって発生した事故であっても、装置・検出器・接続機器・アプリケーションの異常、 故障に対する損害、その他二次的な損害を含む全ての損害について、弊社は一切責任を負いません。

🚫 禁止事項

- 人命、事故に関わる特別な品質、信頼性が要求される用途にはご使用できません。
- 高温、高湿度、振動の多い場所などでのご使用はご遠慮ください(対策品は除きます)。
- 定格を超える電源を加えないでください。
- 基板製品は、基板表面に他の金属が接触した状態で電源を入れないでください。

▲ 注意事項

- 発煙や異常な発熱があった場合はすぐに電源を切ってください。
- ノイズの多い環境では正しく動作しないことがあります。
- 静電気にはご注意ください。
- 製品の仕様や関連書類の内容は、予告無しに変更する場合があります。

保証条件

「当社製品」の保証条件は次のとおりです。

- ・ 保証期間 ご購入後一律1年間といたします。
- ・ 保証内容 保証期間内で使用中に故障した場合、修理または交換を行います。
- ・ 保証対象外 故障原因が次のいずれかに該当する場合は、保証いたしません。
 - (ア)「当社製品」本来の使い方以外のご利用
 - (イ) 上記のほか「当社」または「当社製品」以外の原因(天災等の不可抗力を含む)
 - (ウ) 消耗品等

1.		概要	5
2.		仕様	7
2.	1.	DPP 仕様(CH1 から CH4)	7
2.	2.	DSP 仕様(CH5 から CH8)	7
2.	З.	共通仕様	8
З.		外観	9
4.		セットアップ	
4.	1.	アプリケーションのインストール	
4.	2.	接続	
4.	З.	ネットワークのセットアップ	
5.		アプリケーション画面	14
5.	1.	起動画面	14
5.	2.	config タブ	
5.	З.	file タブ	
5.	4.	status タブ	
5.	5.	wave タブ	
5.	6.	spectrum タブ	
5.	7.	timespectrum タブ	
5.	8.	(オプション) PSD タブ	
6.		DPP 初期設定	
6.	1.	接続	
6.	2.	電源 ON	
6.	З.	波形計測	
6.	4.	エネルギースペクトル計測	
6.	5.	リスト計測と時間差スペクトル計測	
7.		DSP 初期設定	
7.	1.	接続	
7.	2.	電源 ON	
7.	З.	プリアンプ出力信号の確認	
7.	4.	プリアンプ出力信号のアナログファインゲインとアナログポールゼロ調整	
7.	5.	FAST 系フィルタの設定	
7.	6.	SLOW 系フィルタの設定	
7.	7.	SLOW 系スレッショルドの設定	
8.		計測	47
8.	1.	設定	
8.	2.	計測開始	47
8.	З.	ヒストグラムモード	47

8. 4.	リストモード	
8. 5.	計測停止	
9.	終了	
10.	ファイル	
10. 1	1. ヒストグラムデータファイル	
10. 2	2. 波形データファイル	
10. 3	3 . リストデータファイル	
10. 4	4. PSD データファイル	
11.	トラブルシューティング	
11. 1	1. 接続エラーが発生する。	
11. 2	2. コマンドエラーが発生する	
11. 3	3. ヒストグラムが表示されない	
11. 4	4. Pアドレスを変更したい	

1. 概要

テクノエーピー社製 Digital Spectrum Analyzer APV8M44 及び APV8M24 は、リアルタイム DPP(デジタルシグナルプロセッシング)機能と、高速・高分解能 ADC を持つ DSP(デジタルパルス プロセッサー)機能を備えたハイブリットなデジタルシグナルプロセッサです。



APV8M44のCH1からCH4にはDPPが搭載しており、500MHzの高速A/Dコンバータによりリアルタイムの信号解析に加え、パイプライン信号処理によるデッドタイムの無い高速処理をし、高時間分解能・高スループットを実現します。

APV8M24のCH1とCH2にはDPPが搭載しており、1GHzの高速A/Dコンバータによりリアルタイムの信号解析に加え、パイプライン信号処理によるデッドタイムの無い高速処理をし、高時間分解能・高スループットを実現します。

APV8M44 及び APV8M24 の CH5 から CH8には DSP を搭載しており、62.5MHz・14Bit の A/D コンバータを使用し、検出器プリアンプからの出力信号は、FPGA によるパイプラインアーキテク チャによって、リアルタイムに台形フィルタ(Trapezoidal Filter)処理されます。構成はスペクトロス コピーアンプと MCA を一体化したもので、伝統的なアナログ方式に変わり最新のデジタル信号処理技術 を用いたパルスシェイピングを実行します。

台形フィルタの他に、タイミングフィルタアンプ、CFD、波形デジタイザ等の機能を有しております。

また、コインシデンス、アンチコインシデンス端子を標準で有しており、コインシデンス時間やCHの組み合わせなど自由度の高いセッティングが可能となっております。

本書は、弊社デジタルスペクトルアナライザー製品を計測制御するためのアプリケーション(以下本アプリ)について説明するものです。

- ※ 文章中、信号入力のチャンネルは"CH"、ビン数を表すチャネルは"ch"と大文字小文字を区別してあります。
- ※ 文章中の、"リスト"と"イベント"は同意義です。
- ※ 型式の APV は VME 規格サイズの基板型を表しています。この基板型に電源を供給するためには VME 電源ラック(弊社製品 APV9007 等)が別途必要となります。また、この基板をユニット (筐体)に納め、AC 電源を直接使用できるタイプの型式には、APV の代わりに APU が付きま す。例として、VME 型 APV8M44 をユニットに納めた型式は APU8M44 となります。本書では APU8M44 や APU8M24 の説明も含みます。
- ※ 本機器にはオプションとして機能を追加することが可能です。本書ではその機能部分を(オプション)と明記します。

2. 仕様

2.1. DPP 仕様 (CH1 から CH4)

(1) アナログ入力	
・チャネル数	(APV8M44) 4CH
	(APV8M24) 2CH
 入力レンジ 	$\pm 1 \vee$
 入力インピーダンス 	50Ω
・コースゲイン	×1, ×3
(2) ADC	
・サンプリング周波数	(APV8M44) 500MHz
	(APV8M24) 1GHz
• 分解能	14bit
• SNR	68.3dBFS@605MHz
(3) 性能	

・QDC アウトプット 2Mcps 以上
・時間分解能 7.8125ps (500MHz)、3.90625ps (1GHz)
(4) MCA
・ADC ゲイン 4096、2048、1024、512、256 チャネル

2. 2. DSP 仕様 (CH5 から CH8)

(1)	アナログスカ

・チャネル数	4CH
・入力レンジ	±2V
 入力インピーダンス 	1kΩ
・コースゲイン	×1, ×4, ×10, ×20
・周波数帯域	DC~16MHz

- (2) ADC
 - ・サンプリング周波数 62.5MHz
 - 分解能 14bit
 - •SNR 85dB@3MHz
- (3) 性能
 - •分解能 1.70keV@1.33MeV(代表值)
 - •スペクトルブローデニング12%以下(1Kcps~100Kcps)
 - ・積分非直線性 ±0.025%(typ)
 - ・パルスペア分解能 1.25 × (Risetime + Flat top time)

(4) MCA

- ・ADC ゲイン 16384、8192、4096、2048、1024、512、256 チャネル
- (5) デジタルパルスシェイピング
 - トリガータイミング LET (Leading Edge Timing)、
 CFD (Constant Fraction Discriminator Timing)
 ・時間分解能 62.5ps

2.3. 共通仕様

- - ・ユニット型 APU8M44、APU8M44
- (3) 消費電流

※APV8M44の場合

4.0A(最大)
1.0A(最大)
0.5A (最大)

(4) 外径寸法

• V/M 型 20 (W) X262 (H) X187 (L)) n	nm

- ・ユニット型 300 (W) ×56 (H) ×335 (D) mm
- (5) 重量

• VIVE型 約46	ΰÛg

- ・ユニット型約3360g
- (6) PC環境
 - ・OS Windows 7 以降、32bit 及び 64bit 以降
 - ・ネットワークインターフェース
 - 画面解像度 FHD (1920×1080) 以上推奨

3. 外観



写真1 APV8M24

(1)	LED	P(緑色)は電源 ON 時点灯、V(橙色)とE(赤色)は未使用。
(2)	CH1~4	アノード出力信号入力用LEMO 社製 00.250 コネクタ。入力レンジは±
		1V、コースゲインはアプリから×1 または×3 を選択、入力インピー
		ダンスは 50Ω。APV8M24 の場合は CH1 及び CH2。
(3)	CH5~8	プリアンプ出力信号入力用LEMO 社製 00.250 コネクタ。入力レンジは±
		2V、コースゲインはアプリから×1、×4、×10、×20を選択、入力
		インピーダンスは 1kΩ。
(4)	MONI	モニタ出力用 LEMO 社製 00.250 コネクタ。CH5~8 の DSP 処理中の信
		号等をDAC 出力します。
(5)	COIN	コインシデンス出力用LEMO 社製 00.250 コネクタ。任意のCH でコインシ
		デンスを検知した時、任意の時間幅だけLVTTL 信号を出力します。GATE、
		VETO に入力することで、ボード全体にコインシデンスをかけることができます。
(6)	ACOIN	アンチコインシデンス出力用LEMO 社製 00.250 コネクタ。任意のCHでア
		ンコインシデンスを検知した時、任意の時間幅だけLVTTL信号を出力します。
		GATE、VETOに入力することで、ボード全体にアンチコインシデンスをかけるこ
		とかできます。

- (7) CLK-I 外部クロック信号入力用LEMO 社製 OO.250 コネクタ。外部クロックを 使用して外部機器と同期を取ることができます。
 外部クロック使用時は、後述の「※外部クロック使用時」を参照。
- (8) CLK-O 外部クロック信号出力用LEMO 社製 00.250 コネクタ。25MHz のLVTTL 信号を出力します。
- (9) GATE外部ゲート信号入力用LEMO 社製 00.250 コネクタ。TTL または
LVTTL 信号を入力します。入力が "High" の間データの取得を有効にします。
- (10) VETO
 外部ベト信号入力用LEMO 社製 00.250 コネクタ。TTL または LVTTL 信号を入力します。 "High"の間データの取得を無効にします。
- (11) CLR 外部クリア信号入力用LEMO 社製 OO.250 コネクタ。TTL または LVTTL 信号を入力します。GATE、VETO に入力することで、ボード全体にコ インシデンスをかけることができます。 "High"の立ち上がりエッジで時間カウン タデータをクリアします。
- (12) AUX オプション出力用LEMO 社製 00.250 コネクタ。LVTTL の OR ロジック
 (全 CH の内 1CH でも検知すれば High) が出力されます。
- (13) LAN イーサネットケーブル用RJ45 コネクタ。Ethernet TCP/IP 1000Base-T。



写真2 APV8M24(全CH、アッテネータ無し、微分回路を通りアナログポールゼロ調整可能)

- (14) アッテネータ用ジャンパ 上写真黄色枠部。上側ジャンパ有り下側無し時はアッテネータ無し設定 (デフォルト)。上側ジャンパ無し下側ジャンパ有り時は 1/10 アッテ ネータ設定。
- (15) 初段微分回路ジャンパ 上写真水色枠部。ジャンパ有り時は初段微分回路を通り内部でディケイを 短くする(デフォルト)。ジャンパ無し時は微分回路を通らず信号を直 接アナログデジタル変換(AD)します。
- (16) アナロクホールセロシャンハ 上写真橙色枠部。ジャンパ有り時はアナログポールゼロ調整可能で抵抗フ ィードバック型プリアンプ出力信号入力時などで使用(デフォルト)。 ジャンパ無し時、アナログポールゼロ回路は不使用で調整不可。トラン ジスタリセット型プリアンプ出力信号入力時などで使用。
- (17) 退避用ジャンパ 上写真紫色枠部。上記ジャンパを取り外した際の退避用。

※外部クロック使用時

電源OFFの状態で、基板上ジャンパJP21を1-6:CPUに変更後、25MHz、Dutyサイクル50%の LVTTLまたはTTL信号をCLK+Iに入力してから、電源を投入します



写真3 JP21の位置



写真 4 内部クロック使用時(3-4:INT ジャンパ)



写真5 外部クロック使用時(1-6:CPU ジャンパ)

4. セットアップ

4.1. アプリケーションのインストール

本アプリはWindows上で動作します。ご使用の際は、使用するPCに本アプリのEXE(実行形式)ファ イルとNational Instruments 社のLabVEW ランタイムエンジンをインストールする必要があります。 本アプリのインストールは、付属 CD に収録されているインストーラによって行います。インストーラに は、EXE(実行形式)ファイルとLabVEW のランタイムエンジンが含まれており、同時にインストール ができます。インストール手順は以下の通りです。

- (1) 管理者権限で Windows ヘログインします。
- (2) 付属 CD-ROM 内 Installer フォルダ内の setup.exe を実行します。対話形式でインストールを 進めます。デフォルトのインストール先は C:¥TechnoAP です。このフォルダに、本アプリの 実行形式ファイルと設定値が保存された構成ファイル config.ini がインストールされます。
 (3) スタートボタン - TechnoAP - APP8M24 を実行します。

尚、アンインストールはプログラムの追加と削除から APP8M24 を選択して削除します。

4.2. 接続

本機器とPCをイーサネットケーブルで接続します。PCによってはクロスケーブルをご使用ください。 ハブを使用する場合はスイッチングハブをご使用ください。

4.3. ネットワークのセットアップ

本機器と本アプリの通信状態を下記の手順で確認します。

(1) PCの電源をONにし、PCのネットワーク情報を変更します。

IP アドレス	:	192.168.10.2 🔅	※本機器割り当て以外のアドレス
サブネットマスク	:	255.255.255.0	
デフォルトゲートウェイ	:	192.168.10.1	

- (2) VME ラックの電源をON にします。電源投入後 10 秒程待ちます。
- (3) PCと本機器の通信状態を確認します。Windowsのコマンドプロンプトにてping コマンドを実行し、本機器とPCが接続できるかを確認します。本機器のIPアドレスは基板上またはユニットの背面にあります。工場出荷時の本機器のネットワーク情報は以下の通りです。
 IPアドレス : 192.168.10.128
 サブネットマスク : 255.255.255.0
 デフォルトゲートウェイ : 192.168.10.1

> ping 192.168.10.128

C:¥WINDOWS¥system32¥cmd.exe	_		×
Microsoft Windows [Version 10.0.19042.1083] (c) Microsoft Corporation. All rights reserve	:d.		^
C:¥Users¥Administrator>ping 192.168.10.128			
192.168.10.128 に ping を送信しています 32 バ 192.168.10.128 からの応答: バイト数 =32 時間 192.168.10.128 からの応答: バイト数 =32 時間 192.168.10.128 からの応答: バイト数 =32 時間 192.168.10.128 からの応答: バイト数 =32 時間	イトの: <1ms TI <1ms TI <1ms TI <1ms TI	データ: [L=32 [L=32 [L=32 [L=32 [L=32	
192.168.10.128 の ping 統計: パケット数: 送信 = 4、受信 = 4、損失 = 0 ラウンド トリップの概算時間 (ミリ秒): 最小 = Oms、最大 = Oms、平均 = Oms	(0% の持	損失)、	
C:¥Users¥Administrator>			~

図 2 通信接続確認 ping コマンド実行

 (4) 本アプリを起動します。デスクトップ上のショートカットアイコン APP8M24 または Windows ボタンから APP8M24 を検索して起動します。
 本アプリを起動した時に、本機器との接続に失敗した内容のエラーメッセージが表示される場合 は、後述のトラブルシューティングを参照ください。

5. アプリケーション画面

5.1. 起動画面

本アプリを実行すると、以下の起動画面が表示されます。



図3 起動画面(オプションや更新により画像と異なる場合があります)

メニュー

File – open config	設定ファイルの読み込み。
File – open histogram	ヒストグラムデータファイルの読み込み。
File – open wave	(オプション)波形データファイルの読み込み。
File – open PSD	(オプション)PSD データファイルの読み込み。
File - save config	現在の設定をファイルに保存。
File – save histogram	現在のヒストグラムデータをファイルに保存。
File - save wave	(オプション)波形データファイルをファイルに保存。
File – save PSD	(オプション) PSD データファイルをファイルに保存。
File – save image	本アプリ画面を PNG 形式画像で保存。
File - convert binary list file to	csv リストデータファイルをCSV形式に変換する画面を開く
File - quit	本アプリ終了。
Edit – copy setting of CH1	CH タブ内 CH1 及び CH5 の設定を他の CH の設定に反映。
Edit - copy setting of CH1 to all module	CH タブ内 CH1 及び CH5 の設定を他の全モジュールの設定に反映
Edit - IP configuration	本機器のIPアドレスを変更。

calibration	CH1 から(2H4のwaveに乱れがある場合に実行します。
Config	本機器へ全」	項目を設定。 1111日の111日の111日の111日の111日の111日の111日の11
Clear	本機器内の	ニストグラムデータを初期化。
Start	本機器へ計ぶ	則异始。
Stop	本機器へ計ぶ	則停止。
device	計測対象と	する装置を選択します。
IP address	IP アドレス	。構成ファイルに定義し、Module で選択した IP アドレスを表示。
memo	メモを書き	込むことができます。
mode	以下のモー	ドを選択できます。
	hist E	ストグラムモードは、プリアンプ出力信号の波高値を CH1 から
	С	H4は最大 4096ch に格納、CH5 から CH8 は最大 16384ch
	IC	格納し、ヒストグラムを作成します。
	wave 7	シロスコープのように信号処理中の波形を確認できます。
	list 🥠	ストモードは、プリアンプ出力信号のタイムスタンプと波高値と
	С	H番号を1つのイベントデータとし、連続的にPC ヘデータを転送
	す	るモードです。
mesurment time	計測時間を	設定します。
list read byte (byte)	リストデー	タ読み込み時の単位バイトを指定します。値が小さ過ぎると高計数
	出力時に読	み出しきれずエラーになってしますので注意してください。
acq. LED	計測中に点	威。
error LED	エラー発生	時点灯。
mode	選択中のモ	ードを表示。
measurement time	設定した計	即時間を表示。
measurement mode	計測モード。	, real time または live time を表示。
	real time	有効先頭 CH のリアルタイム(実計測時間)。計測終了時
		measurement time と等しくなります。
	ìve time	有効先頭 CH のライブタイム(有効計測時間)。real time -
		dead time.
file size (Byte)	リストデー	タの保存中のファイルの容量(Byte)を表示。

タブ

config	CH設定及び計測に関する設定。
file	ファイルに関する設定。
status	CH毎のステータスを表示。
wave	入力波形、台形処理した波形などの表示。
spectrum	ヒストモード時のスペクトルの表示。
timespectrum	リストモードで time spectrum on/off にチェックを入れた時に、リストデー
	タから時間スペクトルを作成し表示。高計数時に時間スペクトルを作成しよう
	とすると PC 処理が追いつかず、データ取得にエラーが起きてしますので注意
	してください。

5. 2. config タブ

	CH ADV	/ANCE										
CH LLD ULD	DPP	analog baseline gain restorer	threshold timing	CFD CF function de	D CFD Qi lay walk Qi	DC QDC m/peak pretrigger	QDC QDC filter integ	QDC ral full scale				
CH1 : pos 10 응 8000 응 CH2 : pos 10 10 8000 10 8000 10 8000 10	CH1 : CH2 :	x3 v 4µ v x3 v 4µ		(multiple) (di x0.21 + 12r x0.21 + 12r	igit) (digit) 15 💌 20 🙌 s 15 💌 20 🔶 s	um 🔪 -8ns 🗶	(ns) 10ns 128 10ns 128	(multiple)	nomal sig			
CH5 : pos 10 ₹ 8000 ₹ CH6 : pos 10 ₹ 8000 ₹ CH7 : pos 10 ₹ 8000 ₹	DSP a	analog analog gain pole (multiple) zero	ADC fast gain diff	fast fast trigger integral threshold	slow slow risetime flat top d (ns) time(ns	slow slow pole trigger) zero thresh	digital d - coarse fi old gain g	igital ne inhibi ain width	t timing (us) select	CFD CFD	dsp ns) bit sel	
	СН5 :	x10 - 249	8192 🗨 ext 🖵	ext 😱 20 🔶	4000 🔶 608	445 🔿 200 🔄	x64 🗶 0	.5003 🔄 10	CFD 🖵	0.125 32	- Ge	
CH8 : POS 💌 10 🐨 8000 🐨											-	
H8 : pos 💌 10 🕅 8000 🕅	Сн6 :	x5 💌 255 🔷	8192 💌 ext 💌	ext 💌 20 🔶	4000 🔄 608	445 🔄 200 🔄	×64 💌 0	.5003 🔄 10	ICFD 🖵	0.125 😱 32	I Ge	
CH8 : Pos 💌 10 🐨 8000 🐨	CH6 : CH7 :	x5 • 255 • 251 •	8192 v ext v 8192 v ext v	ext 💌 20 🗇 ext 💌 20 🗇	4000 🔄 608 4000 🔄 608	445 ↓ 200 ↓ ↓↓ 445 ↓ 200 ↓	x64 💌 0	.5003 🔄 10 .5003 🔄 10	CFD - CFD -	0.125 🔪 32 0.125 😴 32	✓ Ge	
CH8 : POS 💌 10 🐳 8000 🐳	CH6 : CH7 : CH8 :	x5 • 255 • 251 • x5 • 251 •	8192 v ext v 8192 v ext v 8192 v ext v	ext 20 ext 2	4000 ♦ 608 4000 ♦ 608 4000 ♦ 608 4000 ♦ 608	445 200 445 200 445 200 445 200 445 200	x64 v 0 x64 v 0 x64 v 0	.5003 🔷 10 .5003 🔷 10 .5003 🔷 10	 ♦ CFD ▼ ♦ CFD ▼ ♦ CFD ▼ 	0.125	GeGeGe	
CH8 : pos 10 00 000	CH6 : CH7 : CH8 :	x5 v 255 v x5 v 251 v 251 v	8192 • ext • 8192 • ext • 8192 • ext •	ext 20 4 ext	4000 0 608 4000 0 608 4000 0 608 608 608	445 4 445 4 445 4 445 4 200 4 200 4 200 4 200 4	x64 💌 0 x64 💌 0 x64 💌 0	.5003 🔷 10 .5003 🔷 10 .5003 🔄 10	CFD	0.125 32 0.125 32 0.125 32	GeGeGe	

図4 config タブ

DPP 及び DSP 共通設定								
ON enable	CH 使用可否	500						
polarity	入力する信号	らの極性。 pos は正極性、 neg は負極性。						
LLD (digit)	エネルギーL	エネルギーLLD(Lower Level Discriminator)。単位は digit(ch)です。こ						
	の閾値より下の ch はカウントしません。show trigger threshold 以上かつ							
	ULDより小さい値に設定します。							
ULD (digit)	エネルギーULD(Upper Level Discriminator)。単位は digit(ch)です。							
	この閾値より)上のchはカウントしません。LLDより大きい値に設定します。						
DAC monitor type	DAC 出力の波形選択。DAC 出力信号をオシロスコープで見ることにより、内							
	部での処理状態を確認できます。							
	preamp	プリアンプ出力信号を微分した信号。						
	fast	FAST 系フィルタ信号。						
	slow	SLOW 系フィルタ信号。						
	CFD	CFD の信号。						

CH タブ DPP の CH に関わる設定

analog coarse gain アナログ粗ゲイン。1 倍または3 倍から選択します。

baseline restorer filter ベースラインレストアラーの時定数を設定します。Ext(除外、AutoBLR なし)、Fast、4 μ s、85 μ s、129 μ s、260 μ s から設定します。通常は85 μ sに設定します。

threshold (digit) 入力信号の波形取得の閾値を設定します。単位は digit です。設定範囲は 0 から 8191 です。wave モードで raw の波形を見ながら、ノイズレベルより大きい 値で設定します。

threshold	Set above noise
Calc enable rise edge	



イベントを検出した時間(タイムスタンプ)する際の波形を、CFD 波形、LE (生波形)から選択します。

CFD コンスタントフラクションタイミング(Constant Fraction Disicriminator Timing) 下図の異なる preamp 波形 a と b に対し、以下の波形 c, d と e, f と g, h のような波形を生成します。

波形 c, d : 波形 a と b を CFD function 倍し、反転した波形

波形 e, f : 波形 a と b を CFD delay 分遅延した波形

波形g,h : 波形cとeを加えた波形とdとfを加えた波形

波形gとhのゼロクロスタイミングであるCFDは、波形の立ち上がり開始時間が同じであれば、波高が変化しても一定である、という特徴があります。



図 5 コンスタントフラクションタイミング (Constant Fraction Disicriminator Timing)の考え方

CFD delay





図6 リーディングエッジ(Leading Edge)の考え方

 CFD function
 CFD 波形整形用に元波形を縮小するための倍率。0.03 倍、0.06 倍、0.09 倍、

 (multiple)
 0.12 倍、0.15 倍、0.18 倍、0.21 倍、0.25 倍、0.28 倍、0.31 倍、0.34

 倍、0.37 倍、0.40 倍、0.43 倍、0.46 倍
 から選択します。





CFD walk (digit) タイムスタンプする閾値を設定します。単位はdigitです。waveモードでCFD の波形を見ながら、0 クロス位置より近辺の値で設定します。





設定してください。その他は nomal sig を設定してください。

CHタブ DSPのCHに関わる設定

- analog coarse gain アナログ粗ゲイン。1倍、2倍、5倍、10倍から選択します。取り込んだプリアンプ出力信号を内部で増幅します。
- analog pole zero アナログポールセロ。本機器に入力されたプリアンプ出力信号における内部で の立ち下がり部分のオーバーシュートやアンダーシュートを修正する設定をし ます。設定範囲は0から255です。
- ADC gain ADC のゲイン(チャネル)。16384、8192、4096、2048、1024、 512、256 チャネル(ch)から選択します。spectrum グラフの横軸の分割 数になります。
- fast diffFAST 系微分回路の定数。ext(除外、フィルタ不使用)、20、50、100、
200、500から選択します。立ち上がりが早い検出器の場合は、ext または
20を選択します。Ge 半導体検出器などの場合は 100 または 200 を設定し
ます。
- fast integralFAST 系積分回路の定数。ext(除外、フィルタ不使用)、20、50、100、
200から選択します。立ち上がりが早い検出器の場合は、ext または 20 を選
択します。Ge 半導体検出器などの場合は 100 または 200 を設定します。
- fast trigger threshold FAST 系フィルタを使用した波形取得開始のタイミングの閾値。単位は digit. 設定範囲は 0 から 8191 です。取り込んだプリアンプ出力信号を元に、タイミ ングフィルタアンプ回路の微分処理と積分処理をした FAST 系フィルタ波形を 生成します。その波形にて、この閾値以上になった場合に、その時点での時間 情報取得タイミングやスペクトロスコピーアンプ回路での波形生成開始のタイ ミングを取得します。主に時間取得(タイムスタンプ)に関係します。この閾 値が小さ過ぎるとノイズを検知し易くなり input count rate(cps)が増えるこ とになります。
- slow risetime (ns) SLOW 系フィルタのライズタイム。下図の SLOW 系(台形)フィルタの上底 に到達するまでの立ち上がり時間です。短い値だとエネルギー分解能は悪いが スループットは多くなり、長い値だとエネルギー分解能は良いがスループット が少なくなるという傾向があります。リニアアンプのピーキングタイムは 2.0 ~2.4×時定数になっていることが多いので、リニアアンプの時定数の 2 倍程 度のライズタイムで同じような分解能を示します。デフォルト設定は 6000ns です。これはリニアアンプのシェイピングタイム3 µs に相当します。
- slow flat top time (ns) SLOW 系フィルタのフラットトップタイム。下図の SLOW 系(台形)フィ ルタの上底部分の時間です。プリアンプ出力信号の立ち上がり(立ち下がり) のバラツキによる波高値の誤差を、台形の上底の長さで調整します。設定値は プリアンプ出力信号の立ち上がり(立ち下がり)時間の 0 から 100%で、最も 遅い時間の 2 倍の時間を目安とします。デフォルト設定は 700ns です。この 場合は立ち上がり(立ち下がり)の最も遅い時間を 350ns と想定しています。

※ DSP のスループットは以下の式のようになります。

(slow rise time + slow flattoptime) $\times 1.25$

slow pole zero

SLOW 系ポールゼロキャンセル。SLOW 系フィルタの立ち下りアンダーシュ ートまたはオーバーシュートをこの値を適切に設定することで軽減することが できます。デフォルト値は680です。この値は検出器によって変わりますので、 フロントパネル上 MONI 端子とオシロスコープを接続して、DAC モニタの種 類で SLOW 系フィルタを選択して、 SLOW 系フィルタの立ち下がり部分が平 坦になるように調整します。



図7 SLOW系(台形) フィルタ ※ 右図は SLOW 系フィルタにアンダーショートがあり polezero があっていない例です。この場合、slow pole zero の値を現在の設定より下げることで、アンダーシュート部分が上側に持ち上がります。

slow trigger threshold Slow 系フィルタの波形取得開始のタイミングの閾値。単位は digit です。設定 範囲は0から8191 です。この値を上下させout rate(cps)の増えるところで あるノイズレベルより 10digit 程度上に設定します。後述のLLD 以下に設定し ます。生成されたSLOW系フィルタの波形において、この閾値以上になった時 に、予め設定した時間 (slow rise time + slow flattop time) における波高値 を確保します。



- 図8 LLDとULDの設定例
- 上図は LLD を 955、 ULD を 1045 に設定した例です。 LLD より小さい部分と ULD より大きい部分が * 計測されないことが分かります。

digital coarse gain

デジタル的にゲインを1倍、2倍、4倍、8倍、16倍、32倍、64倍、128

倍から選択します。台形フィルタの場合、積分回路は積和演算によって計算されます。slow rise time を大きく設定するほど積和演算の回数が増え数値が大きくなり、小さく設定するほど数値が小さくなります。この値がそのままSLOW フィルタの値になるため補正をする必要があります。slow rise time の設定と合わせて使用します。

digital fine gainデジタル的にファインゲインを設定します。設定範囲は 0.3333 から 1 です。digital coarse gain 同様に補正に使用します。digital coarse gain と digitalfine gain の設定により SLOW 系フィルタの波高値が変わるので、結果histogram のピーク位置調整に使用できます。

- inhibit width(µs)
 トランジスタリセット型プリアンプ用のリセット検出時からの不感時間幅。検 出器からの inhibit 信号を入力せずに内部で処理し、この間の計数を行いません。
 timing select
 イベントを検出した時間(タイムスタンプ)を決定するためのタイミング取得 方法を LET (Leading Edge Timing) または CFD (Constant Fraction Disicriminator Timing) から選択します。詳細は前述を参照してください。
 CFD function
 CFD 算出用に元波形を縮小するための倍率。0.125、0.25、0.375、0.5、
- 0.625、0.75、0.875から選択します。 デフォルトは0.25から0.625 倍で す。

CFD delayCFD 算出用に元波形を遅延する時間を、16、32、48、64、80、96、112、128ns から選択します。デフォルトは48 から80ns です。

dsp bit sel 入力するプリアンプ出力信号の振幅などの特性により Ge または SDD から選択 します。Ge は Ge 半導体検出器のようなある程度の振幅がある場合に、SDD は微弱な振幅の場合に選択します。

- DAC monitor type DAC 出力する対象CH と波形の組み合わせを選択します。選択した入力CHからの信号をもとにDSP内部で処理された波形のうち、選択した種類の波形信号をMONI端子から出力します。この信号をオシロスコープで見ることにより、DSP 内部での処理状態を確認できます。
 - pre amp プリアンプ信号を微分した信号。内部に取り込んだ時点で、計測 対象エネルギーレンジが 1V 以内におさまっているかの確認、ポ ールゼロ調整に使用します。

fast FAST 系フィルタ信号

- slow SLOW 系フィルタ信号。波形整形処理後のポールゼロ調整に使用 します。
- CFD CFDの信号。CFDタイミングを使用時にCFD delayやfunction の設定状態が確認できます

ADVANCE タブ DPP の CH に関わる設定

CH	A	DVAI	NCE																										
DF	PP P! H1 H2	5D :	rise start (digi 10 10	cnt t)	rise stop (digi 15 15	cnt t)	fall start (digit 10	cnt ;)	fall stop (digit 30 30	cnt)	total start (digi 5 5	cnt t)	total stop (digi 20 20	cnt t)	PSA full s (mul 1/8 1/8	icale Itiple)	CH1 CH2	den :	ce time (ns) 10	+	coinc gate v (ns) 300	vidth	anti Cł	coi	ncio :	dence ancoir time (ns) 10 10	nc ¢	ancoi gate v (ns) 20	nc width

図 9 ADVANCEタブ

DPP PSA(オプション) CH に関わる設定

PSA(Pulse Height Analysis)演算に関する設定。list モード時のデータである、取得波形の立ち上が り部分 rise、立ち下がり部分 fall、波形全体 total の積分範囲等を設定します。PSA 演算では、入力波形 が負極性の場合は反転して正極性とし、波形は常に正極性と考えます。

rise start cnt 立ち上り部分の積分値 rise の対象範囲の開始位置です。threshold を超えた位置か ら、その手前の範囲を設定します。設定範囲は1から498(498ns=498×1ns) です。

rise stop cnt 立ち上り部分の積分値rise の対象範囲の終了位置です。前述のrise start cnt から 積分をする範囲を設定します。設定範囲は 1 から 16383 (16363ns=16383×1ns)です。

rise 値の算出例:

設定 threshold: 50, rise start cnt: 5, rise stop cnt: 8, PSA full scale: 1/1 の場合、threshold を超えた位置の 5 点手前から 8 点分、下図緑枠線部分を積分 します。その積分値を PSA full scale 倍してリストデータの rise 値とします。



図 10 rise start cnt とrise stop cnt の設定例

fall start cnt 立ち下がり部分の積分値 fall の対象範囲の開始位置です。threshold を超えた位置 から、積分範囲の開始位置を設定します。設定範囲は1から 16383 (16383ns=16383×1ns)です。後述の fall stop cnt より小さい値を設定し ます。

fall stop cnt立ち下がり部分の積分値 fall の対象範囲の終了位置です。前述の fall start cnt か
ら積分をする範囲を設定します。設定範囲は 1 から 16383
(16383ns=16383×1ns)です。前述の fall start cnt より大きい値を設定し
ます。

fall値の算出例:

設定 threshold: 50, fall start cnt: 5, fall stop cnt: 25, PSA full scale: 1/1 の場合、FALL 値は threshold を超えて 5 点目から 25 点分、下図青枠線部分を 積分します。その積分値をPSA full scale 倍してリストデータの fall 値とします。



図11 fall start cnt と fall stop cnt の設定例

total start cnt波形全体積分値 total の対象範囲の開始位置です。threshold を超えた位置から、
その手前の範囲を設定します。設定範囲は1から498(498ns=498×1ns)で
す。

total stop cnt 波形全体積分値 total の対象範囲の終了位置です。前述の total start cnt から積分 をする範囲を設定します。設定範囲は1から16383 (16383ns=16383×1ns)です。

total値の算出例:

設定 threshold: 50, total start cnt: 5, total stop cnt: 50, PSA full scale: 1/1 の場合、threshold を超えた位置の 5 点手前から 50 点分、下図赤枠線部分を積分します。その積分値を PSA full scale 倍してリストデータの TOTAL 値とします。



図12 total start cntとtotal stop cntの設定例

PSA full scale リストデータの rise 値、fall 値、total 値の縮小倍率を設定します。各積分結果が 65535を超えた場合、この縮小倍率を上げて65535内におさまるように調整し ます。

- coincidence 部
- coinc time (ns) ある CH が入力信号を検知し、コインシデンス(同時計数)として他の CHの検知を待つまでの有効時間を CH 毎に設定します。単位は ns。設定 範囲は 16ns から 524 µs。全ての CH で有効状態になった時コインシデ ンスとなり、COIN 端子から LVTTL のロジック信号を、後述の coinc gate width の時間、出力します。
- coinc gate width (ns) コインシデンスを検知後に、その状態を保持する時間幅を設定します。単位は ns。設定範囲は 120ns から 524 µs。この間 COIN 端子から LVTTL のロジック信号を出力します。
- anti coincidence部 ancoinc time(ns)
- ス (反同時計数) となり、ACOIN 端子から LVTTL のロジック信号を、 後述の ancoinc gate width の時間、出力します。 アンチコインシデンス の設定時間を CH 毎に設定します。単位は ns。 設定範囲は 16ns から 524 µs です。

ある CH が入力信号を検知し、他の CH が未検知の時アンチコインシデン

- ancoinc gate width (ns) アンチコインシデンスを検知後に、その状態を保持する時間幅を設定します。単位はns。設定範囲は120nsから524 µs。この間ACOIN 端子からLVTTL のロジック信号を出力します。
- time spectrum ON/OFF 時間差スペクトル表示可否を設定します。list モードでデータ取得時にチェックを入れると、時間差スペクトルを表示することができます。高計数出 カ時に時間差スペクトルを生成しようとすると CPU の負荷が大きくなり list データ取得にエラーが生じる場合があります。

PSD ON/OFF

(オプション)PSD グラフ表示可否を設定します。list モードでデータ取 得時にチェックを入れると、PSD グラフを表示することができます。高計 数出力時に時間差スペクトルを生成しようとすると CPU の負荷が大きく なり list データ取得にエラーが生じる場合があります。

5.3. file タブ

histogram save	list save
histogram continuous save	list file path
histogram file path C:¥Data¥histogram.csv	list file number file name 0
histogram file save time(sec)	

図 13 fileタブ

histogram save	計測終了時に histogram タブに表示されているヒストグラムデータをファイル
	に保存します。ファイルの保存先は後述のフォーマットになります。ヒストグ
	ラムモード時のみ有効です。
histogram continuous save	ヒストグラムデータを設定時間間隔で連続してファイルに保存するか否かを設
	定します。ヒストグラムモード選択時のみ有効です。
histogram file path	ヒストグラムデータファイルの絶対パスを設定。拡張子無しも可能です。
	※注意※このファイル名で保存されるのではなく、このファイル名をもとにして以
	下のフォーマットになります。
	例:histogram file path に C:¥Data¥histogram.csv、histogram file save
	time (sec) に 10 と設定し、日時が 2010/09/01 12:00:00 の場合は、
	C:¥Data¥histogram_20100901_120000.csv というファイル名でデータ
	保存を開始します。 10 秒後に C :
	¥Data¥histogram_20100901_120010.csv というファイルで保存します。
	※上記 120010 が 120009 または 120011 になる場合もあります。
histogram file save time (sec)	ヒストグラムデータの連続保存の時間間隔を設定します。単位は秒です。設定
	範囲は5秒から3600秒です。
list save	リストデータをファイルに保存するか否かを設定します。リストモード選択時
	のみ有効です。
list file path	リストデータファイルの絶対パスを設定。拡張子無しも可能です。
	※注意※このファイル名で保存されるのではなく、このファイル名をもとにし
	て以下のフォーマットになります。
	例:list file path にC:¥Data¥list_bin と設定し、後述のlist file number が
	0 の場合は、C:¥Data¥list_000000.bin というファイル名でデータ保存を
	開始します。
list file number	リストデータファイルに付加される番号の開始番号を設定します。 0 から
	999999 まで。 999999 を超えた場合 0 にリセットされます。

file name list file path と list file number を元に実際に保存される時にファイル名を表示 します。

5. 4. status タブ

config	file status																
CH CH No.	input total count	output total count	input rate(cps)	output rate(cps)	deadtime (%)	ROI ROI No.	peak (ch)	centroid (ch)	peak (count)	gross (count)	gross (cps)	net (count)	net (cps)	FWHM (ch)	FWHM (%)	FWHM (keV)	FWTM (keV)
CH1 :	0.00	0.00	0.00	0.00	0.00	ROI1 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
CH2 :	0.00	0.00	0.00	0.00	0.00	ROI2 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI3 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI4 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
CH5 :	0.00	0.00	0.00	0.00	0.00	ROI5 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
CH6 :	0.00	0.00	0.00	0.00	0.00	ROI6 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
CH7 :	0.00	0.00	0.00	0.00	0.00	RO17 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
CH8 :	0.00	0.00	0.00	0.00	0.00	ROI8 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI9 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI10 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI11 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI12 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI13 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI14 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI15 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000
						ROI16 :	0	0.00	0.000	0.000	0.000	0.000	0.000	0.0	0.000	0.000	0.000

図 14 status タブ

CH部

input count	インプットトータルカウント。入力のあったイベント数。
output count	アウトプットトータルカウント。入力に対し処理された数。
input rate(cps)	インプットレート。1 秒間の入力のあったイベント数。
output rate(cps)	アウトプットレート。1 秒間の入力に対し処理された数。
dead time(%)	デッドタイム割合。取り込み毎の瞬時値。

ROI部

peak(ch)	最大カウントのch。
centroid(ch)	全カウントの総和から算出される中心値(ch)。
peak(count)	最大カウント。
gross(count)	ROI間のカウントの総和。
gross(cps)	1 秒間当たりの ROI 間のカウントの総和。
net(count)	ROI間のバックグラウンドを差し引いたカウントの総和。
net(cps)	1 秒間当たりの ROI 間のバックグラウンドを差し引いたカウントの総和。
FWHM(ch)	半値幅(ch)。
FWHM(%)	半値幅(%)。半値幅÷ROI定義エネルギー×100。
FWHM	半値幅。
FWTM	1/10幅。

5. 5. wave タブ



図 15 wave タブ

波形グラフ。 mode にて wave を選択した場合、計測中に波形を表示します。
グラフへの表示可否と設定します。チェック有りは表示、チェック無しは非表
$\overline{\pi}_{\circ}$
表示する波形のCHを選択します。DPPのCHを選択した場合、入力された信
号 RAW、CFD 処理した CFD、積分処理した QDC の波形がグラフに表示さ
れます。DSPのCHの選択した場合には、プリアンプ出力信号を入力して微分
した preamp、タイミングフィルタ処理をした fast、CFD 処理した CF、台形
フィルタ処理した slow の信号がグラフに表示されます。
トリガーの閾値を設定します。この閾値を超えた時の波形を取得します。グラ
フ中のカーソルでも設定できます。
グラフX軸での threshold がかかる位置を設定します。 グラフ中のカーソルで
も設定できます。
X 軸の時間スケール圧縮率を設定します。 立ち下がり時間の長い波形を表示す
る場合に使用します。
ランダム時間毎に波形を取得します。
最終取得した数回分の波形データを重ね合わせ表示を行うか否かの設定をしま
す。チェック有りは重ね合わせ表示を行い、チェック無しは最終波形のみ表示
ল্বে,
グラフの X 及び Y 軸の表示範囲の拡大縮小を設定します。+ボタン押下時は拡
げ、一ボタン押下時は縮めます。
グラフのX軸の単位を bin または ns から選択します。
グラフのY軸の単位をbin またはmVから選択します。

5. 6. spectrum タブ



図16 spectrum タブ

グラフ	mode (27	Chistoを選択した場合、計測中にエネルギーヒストグラムを表示します。
spectrum on/off	グラフに	CH 毎のヒストグラムを表示するか否かの設定をします。チェック有りの
	場合は表示	、チェック無しの場合は非表示です。
ROI CH	ROI (Reg	ion Of Interest)を適用する CH 番号を選択します。1 つの CH 信号に
	対し最大 8	3 つの ROI を設定可能です。ROI-SCA オプション機能が有る場合、この
	ROI間にて	「信号を検出した時、フロントパネル上のAUX出力端子から、50nsec幅
	の LVTT	」のロジック信号を出力します。複数選択した場合は、OR 出力となりま
	す。	
ROI start	ROI の開始	治位置をピークの左側裾野付近に設定します。単位はchです。
ROI end	ROI の終了	?位置をピークの右側裾野付近に設定します。 単位は ch です。
energy	ピーク位置	置(ch)のエネルギー値を定義します。 ⁶⁰ Coの場合、1173や1332
	(keV) Ł	こ設定します。次の calibration にて ch を選択した場合、ROI 間のピーク
	を検出しる	そのピーク位置(ch)と設定したエネルギー値から keV/ch を算出し、半
	値幅の算出	は結果に適用します
calibration	X軸の単位	なを選択します。設定に伴いX軸のラベルも変更されます。
	ch	ch(チャネル)単位表示。 ROIの FWHM などの単位は任意です。
	eV	eV単位表示。1つのヒストグラムにおける2種類のピーク(中心値)と
		エネルギー値の2点校正により、chがeVになるように1次関数y=ax+b
		の傾きaと切片bを算出しX軸に設定します。ROIのFWHMなどの単
		位は eV になります。
	keV	keV 単位表示。1 つのヒストグラムにおける 2 種類のピーク(中心値)
		とエネルギー値の 2 点校正により、 ch が keV になるように 1 次関数
		y=ax+bの傾き a と切片 b を算出し X 軸に設定します。ROIの FWHM
		などの単位は keV になります。例:5717.9ch に ⁶⁰ Co の
		1173.24keV、6498.7chに ⁶⁰ Coの1332.5keVがある場合、2点
		校正よりaを0.20397、bを6.958297と自動算出します。

 manual
 1 次関数 y=ax+b の傾き a と切片 b と単位ラベルを任意に設定しX 軸に

 設定します。単位は任意に設定します。

Ymapping グラフのY軸のマッピングを選択します。それに伴いY軸ラベルも変更されます。 linear 直線(線形)

log 対数

smoothing 統計が少ない場合に半値幅を計算するためのスムージング機能です。チェック有りの場合は有効、チェック無しの場合は無効です。

- X軸範囲 X軸上で右クリックして自動スケールをチェックすると自動スケールになります。チェックを外すと自動スケールでなくなり、X軸の最小値と最大値が固定になります。 最小値または最大値を変更する場合は、マウスのポインタを変更する数値の上に置き、クリックまたはダブルクリックすることで直接入力により変更できます。
- Y軸範囲 Y軸上で右クリックして自動スケールをチェックすると自動スケールになります。チェックを外すと自動スケールでなくなり、Y軸の最小値と最大値が固定になります。 最小値または最大値を変更する場合は、マウスのポインタを変更する数値の上に置き、クリックまたはダブルクリックすることで直接入力により変更できます。

カーソル移動ツールです。ROI設定の際カーソルをグラフ上で移動可能です。

ズーム。クリックすると以下の 6 種類のズームイン及びズームアウトを選択し実行 できます。



図 17 グラフ ズームイン及びズームアウトツール

- (1)四角形 ズームこのオプションを使用して、ズーム領域のコーナーと するディスプレイ上の点をクリックし、四角形がズーム領域 を占めるまでツールをドラッグします。
- (2) X-ズーム 横軸に沿ってグラフの領域にズームインします。
- (3) Y-ズーム 縦軸に沿ってグラフの領域にズームインします。
- (4) フィットズーム 全てのXおよびYスケールをグラフ上で自動スケールします。
- (5) ポイントを中心にズームアウト。ズームアウトする中心点をクリックします。
- (6) ポイントを中心にズームイン。ズームインする中心点をクリックします。
- パンツール。プロットをつかんでグラフ上を移動可能です。

株式会社テクノエーピー

ŝ,

+

•,⊕

5.7. timespectrum タブ



図18 timespectrum タブ

※ timespectrum 表示に関する設定です。ボード内の計測に限ります。

※ list モードにて取得したリストデータをもとに timespectrum を生成します。

グラフ	時間差スペクトル。mode にて list を選択し、timespectrum on/off にチェックし
	た場合、計測中に時間差スペクトルを表示します。

CH1 チェックボックス 時間差スペクトル表示の有無を選択します。チェック有りの場合は時間差スペクト ルを表示、チェック無しの場合は非表示になります。

Config 部

start CH スタートタイミングを取得する CH 番号を選択します。

stop CH ストップタイミングを取得する CH 番号を選択します。

- gain 1 倍から 1/128 倍まで選択できます。1 倍の時フルスケール約 780ns(1 digt あたり約 3.9ps)、1/128 倍時フルスケールは約 100 µs(1 digit あたり 0.5ns)です。
- coinc offset 1ns 単位でオフセットを設定します。
- coinc time 1ns 単位でコインシデンスタイムを設定します。前述の start CH と stop CH にお ける各検出の時間差が、この設定範囲内の場合にコインシデンス(同時)とみなし 時間差データを取得します。

ROI部

ROI START(ch) ROIのスタートチャネル

- ROI END(ch) ROI のエンドチャネル
- FWHM(ch) ROI間で計算された半値幅が表示されます。
- FWTM(ch) ROI間で計算された 1/10 幅が表示されます。
- Xscale 部 X軸の単位を、ch(チャネル)またはns表示を選択します。

5.8. (オプション) PSD タブ



図19 PSDタブ

※ list モードにて取得したリストデータを元に PSD グラフと cursor area グラフを生成します。

PSD グラフ コインシデンス(同時計数)して得られた 2 つのリストデータ内の波高値を用 いた2次元ヒストグラムです。X軸とY軸にそれぞれ任意にデータの種類を選 択しておき、X軸とY軸の交点に頻度を積算していきます。 ※注意※ X軸とY軸のチャネル数は16384 チャネルありますが、この場合約537MB (16384×16384×2Byte (counts))ものメモリが必要となるため、実 際は後述の compress の設定により圧縮しています。 PSD axis type PSD グラフのX軸とY軸に割り当てるリストデータ内の項目を選択します。X 軸はx1とx2の組み合わせからx1/x2とします。Y軸はy1とy2の組み合わ せから y1/y2 とします。選択項目は、TOTAL、FALL、RISE、QDC、1 で す。 magnification PSD グラフの X 軸と Y 軸の値に対し設定値を積算します。 例えば X 軸のこの 設定を 1000 とし、x1 に FALL、x2 に RISE と選択した場合、X 軸は FALL/RISE になりますが、その商が1.234の場合、1000倍して1234と なります。 最大 16384ch に対する圧縮に関する設定です。1/8 (2048)を選択した場 • compress 合、16384×16384の範囲を2048×2048の範囲で表現します。その際、 8ch 分ずつデータを1 にまとめて積算し、2048ch の内の1ch に格納してい きます。

6. DPP 初期設定

6.1. 接続

- (1) 全ての機器 (VME 電源ラック、HV (高圧電源)、PC) がOFF であることを確認します。
- (2) 検出器とHVをSHV コネクタのケーブルで接続します。
- (3) 検出器からのアノード出力信号を本機器のCH1 にLEMO コネクタ同軸ケーブルで接続します。 BNC コネクタの場合は、BNC-LEMO 変換アダプタをご使用ください
- (4) 本機器とPCをLANケーブルで接続します。

6.2. 電源ON

- (1) VME 電源ラックの電源をON にします。
- (2) PCの電源をONにします。本アプリを起動します
- (3) 高圧電源をONにし、検出器に応じた電圧を印加します

6.3. 波形計測

(1) まず波形モードにて入力されている検出器からの信号を確認します。config タブにて以下の設定 をした後、メニュー Config をクリックします。

able	polarity	LLD (digit)	ULD (digit)	DPP	a 0 (nalog ain multiple)	base rest filter	orer (µs)	thre (dig	ishold iit)	timing	9	CFD functi (multi	on ple)	CFD delay (digit)		CFD walk (digit)	QDC sum/pe	sak	QDC pretrig (ns)	ger	QDC filter (ns)		QDC integra range(al [ns]	QDC full so (mult	cale tiple)	signal type	
11 :	neg 🖕	10 🔷	8000	CH1	: [3	4µ		50		CFD	-	×0.21	-	12ns	-	20	-	sum	-	-8ns	-	10ns	-	128	-	1/4		nomal sig	
2 :	pos 👻	10 🔶	8000	CH2	: 3	3 -	4µ		50	-	CFD		x0.21		12ns	-	20	-	sum	-	-8ns		10ns		128	4	1/2		nomal sig	-

図 20 波形計測設定例

(2) wave タブを開き、下図の設定を確認した後、メニュー Clear → Start の順にクリックします。 グラフに検出器からの波形が確認できます。



図 21 波形計測画面

以下の点を注意します。

 wave データがグラフに表示されていない場合、トリガーがかかっていない場合があります。まずベ ースラインを確認するために、wave タブ内 wave free run にチェックをして、メニュー Config → Clear → Start を実行してください。ベースラインと大まかにどのくらいの波高の信号がきてい るかを確認できます。



図 22 ベースライン確認中

次に wave free run のチェックを外し、threshold を 10 くらいから徐々に上げていき、前ページの ように波形がしっかり捉えられる、threshold 値を控えておきます。この控えをこの後の設定にも使 用します。

・ 波高が大きすぎてサチレーションしていないかを確認します。波高が大きい場合は、config タブ内 CH タブの analog gain をx1 にするか、検出器のEDDI高圧電源を下げるなどして、本機器への入力 信号の振幅を下げてください。

6.4. エネルギースペクトル計測

(1) mode を hist とし、 config タブにて以下の設定をした後、メニュー Config をクリックしま す。波形計測にて控えておいた threshold 値を、 config タブ内 threshold に設定します。



図 23 config タブ

(2) spectrum タブを開き、下図の設定を確認した後、メニュー Clear → Start の順にクリックします。実行後以下のスペクトルが表示されます。



図 24 エネルギースペクトル計測例 ※線源は¹³⁷Csを使用

以下の点を注意します。

- ・ spectrum on/offのCH1をチェックし、CH1のスペクトルを表示できるようにします。
- ・ ピークの解析を行う場合は、ROIを設定します。
- (3) 計測を終了する場合は、メニュー Stop をクリックします。

6.5. リスト計測と時間差スペクトル計測

config file status

mode をlist とし、config タブにて以下の設定をした後、メニュー Config をクリックします。
 波形計測にて控えておいた threshold 値を、config タブ内 threshold に設定します。

device [Dev1	~	IP ac	Idress [measu time	192.1 (58.10.1 48:	128 r	nemo real time	00:00:0)0	live time (00:00:00	mode file s	ist 📃	measur time(se	ement c) 48:	00:00	list read byte(byte	e) 16000	¢
config	file	status																		
						СН	ADVANCE													
CH enable	polar	ity (d	D igit)	ULD (diqit)		DPP	analog gain (multiple)	baseline restorer filter(µs)	threshok (digit)	timing type	CFD functio (multip	CFD n delay le) (digit)	CFD walk (digit)	QDC sum/peak	QDC pretrigger (ns)	QDC filter (ns)	QDC integral range(ns)	QDC full scale (multiple)	signal type	
CH1 CH2	: neg : neg	✓ 10	0 🕈 0 🕈	8000 8000	≑	CH1 CH2	: x1 v	- 4μ ~ 4μ ~	50 🗢 50 🗢	CFD CFD	✓ ×0.21 ✓ ×0.21	✓ 12ns √ 12ns √	20 10	sum v	-8ns 🗸 -8ns 🗸	10ns 🗸 10ns 🗸	120 ¢	1/4 v 1/4 v	nomal sig nomal sig	>

図 25 config タブ

(2) file タブ中のlist save にチェックを入れ、ファイルの場所と名前を設定します。

file	
histogram save	list save
histogram continuous save	list file path
	D:¥TEMP¥test_
histogram file path	
C:¥temp	Iist file number file name 3 1 test_000003.bin
histogram file save time(sec)	

図 26 file タブ

- (3) メニュー config \rightarrow clear \rightarrow start を実行し、list データを取得します。
- (4) list モードでデータ取得時に time spectrum ON/OFF にチェックを入れると、timespectrum タブに時間差スペクトルを表示することが出来ます。但し、高計数出力時に時間差スペクトルを 生成しようとすると、コンピューターの計算が間に合わなくなり、list データ取得にエラーが生 じてしまいますので注意してください。



図 27 timespectrum 画面(LaBr3(Ce) vs LaBr3(Ce)の例)

7. DSP 初期設定

7.1. 接続

- (1) 全ての機器 (VME 電源ラック、HV (高圧電源)、PC) がOFF であることを確認します。
- (2) 検出器とHVをSHVコネクタのケーブルで接続します。
- (3) 本機器とPCをLANケーブルで接続します。

7.2. 電源ON

- (1) VME 電源ラックの電源をON にします。
- (2) PCの電源をONにします。本アプリを起動します
- (3) 高圧電源をONにし、検出器に応じた電圧を印加します

7.3. プリアンプ出力信号の確認



- 図 28 左側:抵抗フィードバック型 負極性の場合、右側:トランジスタリセット型 正極性の場合
- (2) config タブ内 DSP 側 CH5 以降の polarity に確認した極性を設定し、メニュー Config をクリックします。

device Dev1 V IP address 192	Infe.10.128 memo mode hist measurement 48:00:00 Mill tread 15000 Mill acquire nft A8:00:00 mail time (sec) 0 acquire acqquire acquire acqqui
config file etatur	
CH enable polarity LLD (digt) ULD (digt) CH1 : neg v 10 90 800 91 CH2 : neg v 10 91 8000 91	CH ADVANCE DPP ganalog (multiple) baseline restorer (multiple) threshold tening CFD function CFD function CFD delay (digit) CFD valk (digit) QDC valk sum/pask (digit) QDC petrigger (ns) QDC filer (ns) QDC full scale range(ns) None sig v CH2 x1 4µ 50 SO CFD vs.0.21 x1.0 x1.0 So So None v 128 1/4 normal sig v
CH5 : neg ↓ 10 ◆ 8000 ◆ CH6 : neg ↓ 10 ◆ 8000 ◆	DSP analog analog fast slow slow slow slow digital digital gain pole ADC fast fast trigger risetime fastop pole trigger coarse fine inhibit timing CFD CFD dap reject (multiple) zero gain diff integral threshold (na) time(na) zero threshold gain gain width(ua) select function delay(na) bits el enable
CH7 : neg V 10 V 8000 V	CH5 : x10 V 248 4 8192 V 50 V ext V 20 4 600 4 608 4 439 5 50 X x32 V 0.4613 4 10 4 CFD V 0.125 V 48 V Ge V OFF V
CH8 : neg 🗸 10 🗣 8000 🗣	CH6 : x10 V 248 4 8192 V 50 V ext V 20 4 6000 4 608 4 439 4 50 4 x32 V 0.4613 4 10 4 CFD V 0.125 48 V Ge V OFF V
	CH7 : x10 V 248 4 8192 V 50 V ext V 20 4 6000 4 608 4 439 4 50 4 x32 V 0.4613 4 10 4 CFD V 0.125 48 V Ge V OFF V
	CH6 : x10 v 246 V 5192 v 50 v ext v 20 V 6000 V 608 V 439 V 50 V x32 v 0.4613 V 10 V CFD v 0.125 v 48 v Ge v OFF v
	DAC monitor type CH8-slow

図 29

以降、DSPの主な設定は config タブ内 CH タブにおける DSP 部での設定で行います。

7.4. プリアンプ出力信号のアナログファインゲインとアナログポールゼロ調整

超低雑音高速プログラマブルゲインアンプにより、立ち上がりが速く低雑音が要求されるプリアンプからの信号を高精度に増幅することができます。アナログコースゲインの設定は、本アプリにて1倍、2倍、5倍、10倍から選択し設定できます。

本機器に入力される検出器のプリアンプの出力信号が抵抗フィードバック型かリセット型かによって設定方法は異なります。

7.4.1. 抵抗フィードバック型プリアンプ出力信号の場合

プリアンプ出力信号は通常50µs~100µs程度のディケイ(減衰)を持つ信号です。本機器で処理する にはディケイが長すぎるため高計数に対応できません。その為、内部で処理しやすい時定数に微分しま す。その際に生じるアンダーシュートは以下の式になり、従来のアナログ方式同様に本機器でも過負荷特 性が悪くなります。

Undershoot (%) = different amplitude / preamp decay time

(1) 基板上でポールゼロ調整を有効(工場出荷時は有効)にする設定を行う必要があります。全ての 電源をOFFして電源ラックから本機器をゆっくり抜き出します。ユニット型の場合は蓋のネジを 外し、蓋に付いているケーブルに気を付けながらゆっくり開きます。下写真の赤枠のように、プ リアンプ出力信号を入力するCHのジャンパの一つを挿すことでポールゼロ調整が有効になりま す。



写真 6 トランジスタリセット型設定(CH7の場合 JP15を挿します)

- (2) フロントパネル上の MONI 出力端子からのプリアンプ出力信号を微分した preamp 信号をオシロ スコープで確認します。config タブ内 CH タブにある DAC monitor type にて該当 CHpreamp を選択します。
- (3) preamp 信号の計測対象のエネルギー要素を含む波高が、1V 以内におさまるように analog course gain を設定します。

例えば、エネルギー2000keVまでの計測をする場合、⁶⁰Coのチェッキングソースがあれば、 1332keV@⁶⁰Coの重なりが濃い部分を、0.666V(1V÷2000keV×1332keV)以下のと ころに合わせます。







(4) analog pole zero の値を変化させ、オシロスコープの縦横のレンジを切り替えながら、立ち下が り部分が平坦になるようにポールゼロを調整します。

- 7.4.2. トランジスタリセット型プリアンプ出力信号の場合
- (1) 基板上でポールゼロ調整を無効にする設定を行う必要があります。電源をOFF にできる場合は、 全ての電源をOFF して電源ラックから本機器をゆっくり抜き出します。ユニット型の場合は蓋の ネジを外し、蓋に付いているケーブルに気を付けながらゆっくり開きます。下写真の赤枠のよう に、プリアンプ出力信号を入力するCHのジャンパの一つを外し移動することでポールゼロ調整 が無効になります。



写真7 トランジスタリセット型設定(CH5の場合JP6を外しJP8に挿します)

電源をOFF にできない場合は、analog pole zeroの設定を0に設定します。

- (2) フロントパネル上の MONI 端子からのプリアンプ出力信号を微分した preamp 信号をオシロスコ ープで確認します。
- (3) 前述の抵抗フィードバック型と同様に preamp 信号のエネルギー要素を含む波高が、1V 以内におさまるように調整します。

7.5. FAST 系フィルタの設定

本機器には、放射線検知時の時間情報を得るための FAST 系フィルタと、エネルギー(波高)を取得する ための SLOW 系のフィルタがあります。まず FAST 系のフィルタ関連の設定をします。設定は、一般的 なタイミングフィルタアンプと同じような特性があります。

図の水色の波形は、FAST 系微分 fast diff を 200ns、FAST 系積分 fast integral を 200ns に設定した場合の波形です。



$$\begin{split} d(n) &= v(n) - v(n-1) + \tau_1 * d(n-1), \\ p(n) &= v(n) * PZ + d(n), \\ s(n) &= (1 - \tau_2) * p(n) + \tau_2 * s(n-1), \end{split}$$

Where:

- τ_1 : differential time,
- τ_2 : integral time
- PZ: polezero

図 37 FAST 系フィルタブロック図及び数式

FAST 系フィルタの設定を記載します。

- (1) MONI 出力端子をオシロスコープに接続し、DAC monitor CH を該当 CH に選択し、DAC monitor type を fast と設定します。オシロスコープにてこの信号が見えるよう準備します。
- (2) fast diff にて FAST 系微分回路の定数を設定します。ext(除外、フィルタ不使用)・20・ 50・100・200・500から選択します。
- (3) fast integral にて FAST 系積分回路の定数を設定します。ext(除外、フィルタ不使用)・20・
 50・100・200から選択します。

fast diff と fast integral の設定は検出器や信号の状態によって異なります。以下に設定例を記載します。

検出器	特徴	fast diff	fast integral
LaBr3 (Ce) シンチレータ	立ち上がりが高速	20	ext または 20
Ge 半導体検出器	高エネルギー分解能	100	100

表1 fast diff と fast integral 設定例

(4) fast trigger threshold にてFAST 系フィルタの信号検知の閾値を設定します。この閾値を超え たタイミングでリーディングエッジタイミング(LET)のタイムスタンプをします。また、 baselline restorer(ベースラインレストアラ)や pileup rejector(パイルアップリジェクタ) の閾値としても使用します。この値は検出器と接続した場合でノイズと弁別可能なできるだけ低 い値に設定します。デフォルト値は25です。

まずある程度大きい値(100程度)を入力してinput rate(cps)を観測します。fast trigger threshold を徐々に小さくしinput rate (cps)が大きくなる値を見つけます。その値が信号とノイズの境界なので、その値より+3~+10程度に設定します。

7. 6. SLOW 系フィルタの設定

プリアンプ出力信号に対しSLOW系の台形整形を行ないます。台形フィルタ(Trapezoidal Filter)のア ルゴリズムとして、パイプラインアーキテクチャで構成されたフィルタブロックは、台形フィルタに必要 な遅延・加減算・積分といった値を、ADCの100MHzのクロックに同期して演算します。



$$\begin{split} d(n) &= v(n) - v(n-k) - v(n-l) ,\\ p(n) &= p(n-1) + d(n) ,\\ r(n) &= p(n) - M * d(n) , \quad n \geq 0 ,\\ s(n) &= s(n-1) + r(n) , \quad n \geq 0 ,\\ Where: \\ k: risetime ,\\ l: risetime ,\\ l: risetime + flottoptime ,\\ M: pole zero \end{split}$$

References:

[1] V.T. Jordanov and G.F. Knoll, Nucl Instr. and MethA353(1994)261-264



下図に従来からあるアナログ Semi Gauss Filter のパルス応答の違いを示します。Semi Gauss Filter に比べ、DSP はピークまでの時間が約1/2、パルス幅が約1/3と短いことがわかります。



図 40 Trapezoidal Filter と Semi Gauss Filter の応答の違い

DSP の方はパルス応答が速いにも関わらず、Ge 半導体検出器を使用したエネルギー分解能を比較する と、下図のように Input Rate での低レートでは同様の高分解能を得られ、さらに高レートでは Semi Gauss Filter よりもより分解能を維持したままデータが得られることがわかります。 デジタル Trapezoidal Filter 処理を行うことで高計数且つ豊富なデータが得られる為、Semi Gauss Filter に比べ様々な解析をすることが可能となります。



図 41 Trapezoidal Filter と Semi Gauss Filter の計数率とエネルギー分解能の違い

SLOW 系フィルタの設定を記載します。

- (1) MONI 出力端子をオシロスコープに接続し、DAC monitor type を該当 CH-slow と設定しま す。オシロスコープにてその信号が見えるよう準備します。
- (2) リニアアンプのシェイピングタイムを3µsとした場合と同じ条件にするには、slow rise time を 6000ns と設定します。この値はエネルギー分解能に影響します。短く設定するとより高計数計 測が可能となりますが、エネルギー分解能が落ちます。逆に設定が長過ぎると計数がかせげない ことがあります。デフォルト値は6000ns です。
- (3) slow flattop time を設定します。抵抗フィードバック型プリアンプ出力信号の場合、立ち上がり 時間の0から100%で、最も遅い立ち上がりの2倍の値を設定します。推奨値は608ns で す。トランジスタリセット型の場合は608nsから±96ns刻みでエネルギー分解能(半値幅) を確認しながら調整します。
- (4) slow pole zero を設定します。この設定にて SLOW 系フィルタの立ち下がりの部分のオーバー シュートやアンダーショートを軽減することが可能です。デフォルト値は 680 です。検出器によって異なりますのでオシロスコープにて最適な値に設定します。



図42 slow pole zero (左側:調整前(アンダーシュート有り)、右側:調整後)

7.7. SLOW 系スレッショルドの設定

まずある程度大きい値(100程度)を入力してoutput rate(cps)を観測します。slow trigger threshold を徐々に小さくしoutput rate(cps)が大きくなる値を見つけます。その値が信号とノイズの 境界なので、その値より+3~+10程度に設定します。デフォルト値は30です。

8. 計測

8.1. 設定

- (1) メニューConfigをクリックして全設定を本機器へ送信します。実行後、DSP内ヒストグラムデ ータが初期化されます。
- (2) 前回の計測したヒストグラムや計測結果を初期化する場合はメニューClear をクリックします。 初期化せずにヒストグラムデータを継続する場合は、メニューClear をクリックせずに次の計測 を開始します。

8.2. 計測開始

メニューStartをクリックします。計測が開始され、下記が実行されます。

- CH部にCH毎の計測状況が表示されます。
- acq LED が点滅します。
- measurement time に計測設定時間が表示されます。
- real time に本機器から取得した経過時間が表示されます。
- live time に本機器から取得したライブタイムが表示されます。
- ・ dead time に本機器から取得したデッドタイムが表示されます。
- dead time ratio に dead time / real time の割合(%) が表示されます。

8.3. ヒストグラムモード

mode でhistを選択して計測を開始した場合、下記が実行されます。

- mode に histogram と表示されます。
- ROI 部に ROI1 から ROI8 毎の計算結果が表示されます。
- CHタブとhistogramタブにヒストグラムが表示されます。



8.4. リストモード

mode でlistを選択して計測を開始した場合、下記が実行されます。

- mode にlist と表示されます。
- save LED が点滅し、file size (Byte) に現在保存中のファイルサイズが表示されます。
- list data buffer に本機器のリストデータ送信バッファの状態が表示されます。100%に到達した場合はオーバーフローとなり、データを取りこぼすことになります。全CHのoutput rate(cps)の和が160kcpsを超えないようにご使用ください。



8.5. 計測停止

- measurement mode が real time の場合、 real time が measurement time に 到達すると計測は終了します。
- measurement mode が livel time の場合、live time が measurement time に到達すると計測は終了します。
- 計測中に停止する場合は、メニューStopをクリックします。実行後計測を停止します。
- save LED が消灯します。
- real time の更新が停止します。
- live time の更新が停止します。
- deadl time の更新が停止します。
- file size (Byte)の更新が停止します。
- dead time ratio の更新が停止します。

9. 終了

メニューFile - quit をクリックします。確認ダイアログが表示された後、quit ボタンをクリックすると本アプリは終了し、画面が消えます。次回起動時は、終了時の設定が反映されます。

10. ファイル

10.1. ヒストグラムデータファイル

- (1) ファイル形式カンマ区切りのCSV テキスト形式
- ファイル名
 任意

(3) 構成

Header 部と Calculation 部と Status 部と Data 部からなります [Header]

Measurement mode	計測モード。Real time または Live time
Measurement time	計測時間。単位は秒
Real time	リアルタイム
Start Time	計測開始時刻
End Time	計測終了時刻
※以下CH毎に保存	
POL	pole
CLD	LLD
CUD	ULD
GSL	CH1 \sim 4 analog gain
FLK	baselain restorer filter
CTH	threshold
TTY	timng type
CCF	CDF function
CDL	CFD delay
CMK	CDF walk
LIT	QDC sum/peak
PTS	QDC pretrigger
LIG	QDC filter
QIR	QDC integral range
AFS	QDC full scale
WAS	signal type
GSM	analog tgain
PZD	analog pole zero
ADG	ADC gain
FFD	fast diff
FFI	fast integral
FTH	fast trigger threshold
SFR	slow risetime
SFP	slow flat top time

SPZ	slow pole zero
STH	slow trigger threshold
DCG	digital coarse gain
DFG	digital fine gain
IHW	inhibit width
TMS	timing select
CFF	CFD function
CFD	CFD delay
DBS	dsp bit sel
※CH 毎はここまで	
MOD	モード
MMD	計測モード
MTM	計測時間
[Calculation]	
※以下ROI毎に保存	
ROL_ch	ROIの対象となった入力チャンネル番号。
ROI_start	ROI開始位置(ch)
ROI_end	ROI終了位置(ch)
peak(ch)	ROI間のピーク位置(ch)
centroid(ch)	ROI間の中心位置(ch)
peak(count)	ROI間のピークカウント数の総和
gross(count)	ROI間のカウント数の総和
gross(cps)	gross Ø cps
net(count)	ROI間のバックグラウンドを差し引いたカウント数の総和
net(cps)	net O cps
FWHM(ch)	ROI間の半値幅(ch)
FWHM(%)	ROI間の半値幅(%)
FWHM(keV)	ROI間の半値幅(keV)
Energy(keV)	ROI間のピークのエネルギー値(keV)
[Status]	
※以下 CH 毎に保存	
input total	トータルカウント
output total	アウトプットカウント
input rate	トータルカウントレート
output rate	アウトプットカウントレート
dead time	デットタイム (%)

[Data] 各チャンネルのヒストグラムデータ。

10.2. 波形データファイル

- (1) ファイル形式 カンマ区切りのCSV テキスト形式
- (2) ファイル名 任意
- (3) 構成

Header 部と Calculation 部と Status 部と Data 部からなります。 Header 部と Calculation 部と Status 部は前述ヒストグラムデータと同様。 Data 部は wave タブ内 CH で選択した CH の下記種類の波形データ。 CH1からCH4 DPPの場合 RAW, CFD, QDC ※APV8M24の場合1024点、APV8M44の場合512点

CH5からCH8DSPの場合 preamp, fast, cfd, slow、各512点

10.3. リストデータファイル

- (1) ファイル形式バイナリ、ネットワークバイトオーダー(ビッグエンディアン、MSB First)形式
- (2) ファイル名
 config タブ内 list file path に設定したファイルパスに、file number を0 詰め6 桁付加したものにな
 ります。例えば、list file path に Dギdata¥123456.bin、file number に 1 と設定した場合、
 Dギdata¥123456_000001.bin です。
 list file size に到達すると、保存中のファイルを閉じます。その後、list file number を自動で1 つ繰り
 上げ新しいファイルを開き、データのファイル保存を継続します。

(3) 構成

1イベントあたり128bit(16Byte、8WORD)

Bit127					112			
		RISE[150]					
111					96			
		FALL	[150]					
95					80			
		TOTAL	_[150]					
79					64			
		TDC[5	5540]					
63					48			
	TDC[39.24]							
47					32			
		TDC[238]					
31		24	23		16			
	TDC[70]			TDCFP[70]				
15 13	12				0			
CH[20]			QDC[120]					

図 45 list データフォーマット

• •	Bit127からBit112 Bit111からBit96 Bit95からBit80 Bit79からBit24	RISE(波形立上部分積分)値。符号無 16 ビット整数。 FALL(波形立下部分積分)値。符号無 16 ビット整数。 TOTAL(全波形積分)値。符号無 16 ビット整数。 TDC: カウント、56bit
		APV8M24/J 1ns/Bit、APV8M44/J 2ns/Bit。
•	Bit23からBit16	TDCFP(小数部)カウント。8bit。 APV8M24は3,90625ps Bit、APV8M44は7.8125ns/Bit。 APV8M24の場合、サンプリングポイント間の内挿1ns÷256= 3,90625ps。APV8M44の場合、2ns÷256=7.8125ps。
•	Bit15からBit13 Bit12からBit0	CH番号。0はCH1、1はCH2、7はCH8 QDC積分値またはPEAK値。符号無13ビット整数。DPPのCH1から CH4は収集した波形にフィルタをかけスレッショルドを超えたところから設 定範囲間の波形の積算値。DSPのCH5からCH8はPHA値。

10.4. PSD データファイル

- (1) ファイル形式カンマ区切りのCSV テキスト形式
- (2) ファイル名任意
- (3) 構成

PSD 部と PSD 2D histogram 部と cursor area spectrum 部からなります。PSD 2D histogram 部と cursor area spectrum 部のデータは、カウントが1以上あるデータで可変長です。

[PSD]

:

:

XAxisCursorRange	カーソルでのX軸範囲開始チャネル及び終了チャネル
YAxisCursorRange	カーソルでのY軸範囲開始チャネル及び終了チャネル
Commpress (x/16384)	圧縮率のチャネル数

[PSD 2D histogram]

#FALL, TOTAL, Counts X軸に選択したList 内データ, Y軸に選択したList 内データ, 積算 6952, 9192, 1

(可変長。最大8192×8192=67,108,864)

[cursor area spectrum] FALL, Counts X軸に選択したList 内データ, 積算カウント 6644, 0

(可変長。最大8192)

11. トラブルシューティング

11.1. 接続エラーが発生する。

起動時またはメニューconfig にて connection error エラーがする場合、ネットワークが正しく接続されていない可能性があります。この場合、以下を確認します。

- 記動前の構成ファイル configini内 IPが 192.168.10.128 と設定され、[System] セクション (1)の各ポート番号が下記のとおり定義されており、本アプリを起動して IP Address の表示が同じ あることを確認します。 [System] PCConfigPort = 55000 PCStatusPort = 55001 PCDataPort = 55002 DevConfigPort = 4660 DevStatusPort = 5001 DevDataPort = 24 SubnetMask = "255.255.255.0" Gateway = "192.168.10.1" (2) PCのネットワーク情報が本機器と接続できる設定かどうかを確認します。本機器のデフォルト値 は以下の通りです。 IP アドレス 192.168.10.128 サブネットマスク 255,255,255,0 デフォルトゲートウェイ 192,168,10,1 (3) UDP 接続用の PC 側の任意ポート番号が競合している。この場合は起動前の構成ファイル configini内 Port に別の番号を定義します。 (4) イーサネットケーブルが接続されている状態で電源をON にします。
- (5) コマンドプロンプトにて ping コマンドを実行し本機器と PC が通信できるかを確認します。
- (6) 本機器の電源を入れ直し、再度 ping コマンドを実行します。
- (7) ウィルス検出ソフトやファイヤーフォールソフトをOFF にします。
- (8) PCのスリープなどの省電力機能を常にONにします。
- (9) ノートPCなどの場合、無線LAN機能を無効にします。

11.2. コマンドエラーが発生する

本機器の有効 CH 数が正しくない可能性があります。以下の確認をします。

- (1) 使用 DSP の CH 数を確認
- (2) config タブ内 number of CH が、使用する CH 数と同じであることを確認します。

11.3. ヒストグラムが表示されない

メニューStartを実行してもグラフに何も表示されない場合、以下の点を確認します。

- (1) spectrum タブ内 spectrum on/off にて CH1 を ON に設定します。
- (2) input rate(cps)とoutput rate(cps)がカウントしているか確認します。
- (3) DAC monitor type を該当 CH-pre amp にして、preamp の波高が小さすぎたり大きすぎたり せず、1V 以内位出ているかを確認します。
- (4) DAC monitor type を fast にして FAST 系フィルタの信号が出力されているかを確認します。
- (5) DAC monitor type を slow にして SLOW 系フィルタの信号が出力されているかを確認します。
- (6) fast trigger threshold や slow trigger threshold の値が小さすぎたり大きすぎたりせず、 input rate(cps)と output rate(cps)のカウントを見ながら、100から30くらいまで設定を下 げながら変更していき、2つの rate が近いカウントになるように調整します。
- (7) グラフのX軸とY軸を右クリックしてオートスケールにします。

11.4. Pアドレスを変更したい

別添の「取扱説明書 APG5107 搭載製品 IP アドレス変更方法」を参照してください。添付無き場合は弊社までお問い合わせください。

取扱説明書 APV8M44, APV8M24

株式会社テクノエーピー

住所:〒312-0012 茨城県ひたちなか市馬渡2976-15 TEL.:029-350-8011 FAX.:029-352-9013 URL:http://www.techno-ap.com e-mail:info@techno-ap.com