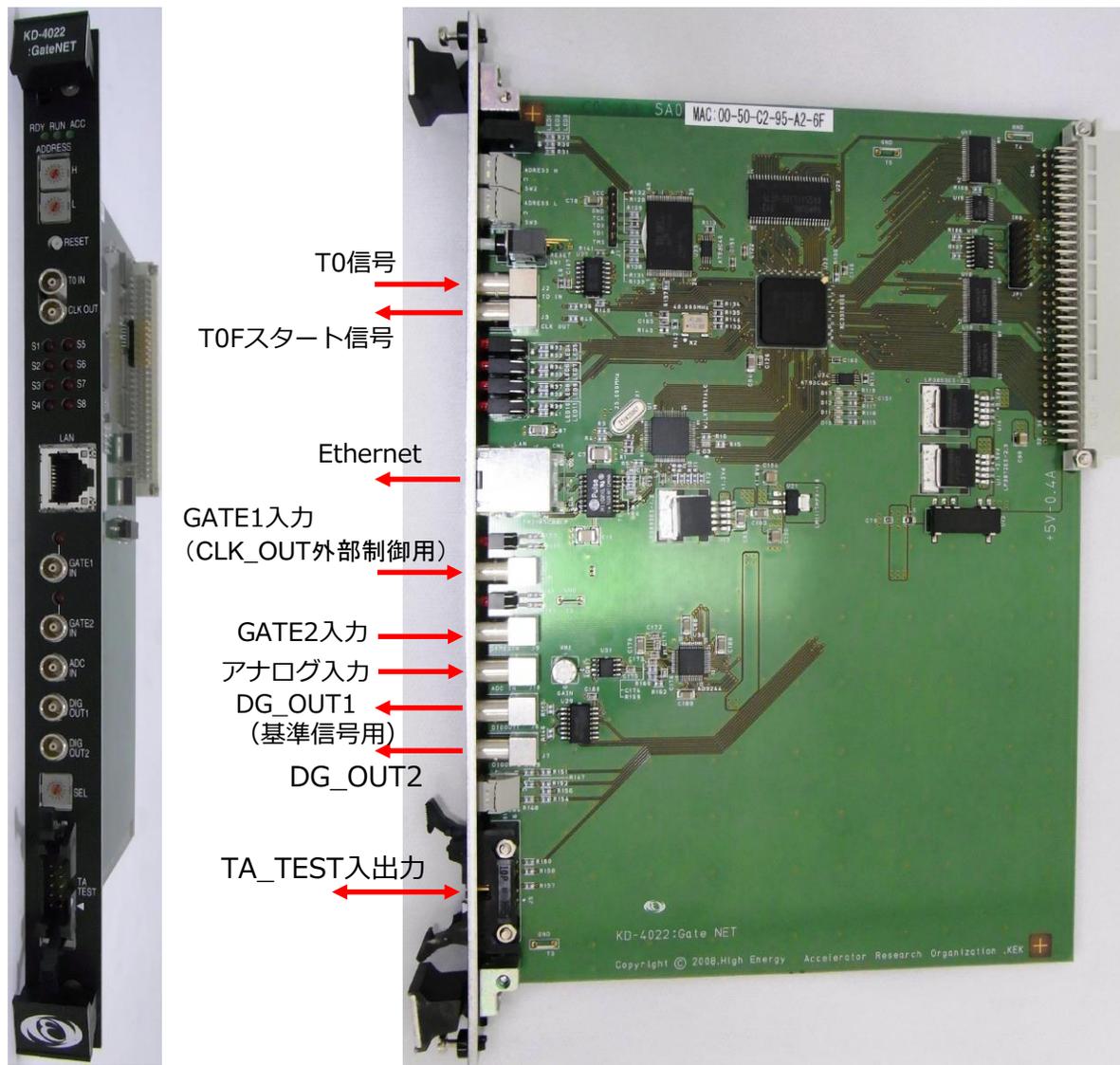




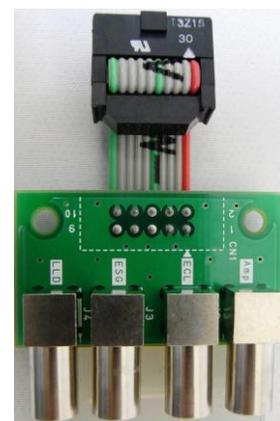
■ 基板外観



\* 本基板は、タンタルコンデンサ、アルミ電解コンデンサを使用しておりません。

■ 基本仕様

項目	仕様 [型式 : KD-4022]
品名	タイミング処理基板
アナログ入力信号	両極性モノポーラパルス +5.0v~-5.0v (入カインピーダンス : 1kΩ)
T0入力信号	TTL/正論理ロジックパルス 入カインピーダンス 10kΩ パルス幅 : > 50ns 立ち上がり時間 : > 20ns
入出力コネクタ	T0 : レモ型 TA_TEST信号コネクタ : HIF3BA-10PA-2.54DS (MIL規格準拠品)
基板サイズ	VME 6U 1幅
電源	+5V/2A
動作環境	温度 : 0~50℃ , 最大湿度 : 90%



コネクタ (TA\_TEST) 拡張基板