

新製品

Pileup Separator Processor

パイルアップセパレータプロセッサ

TechnoAP

高性能FPGAとアルゴリズムによるリアルタイム処理

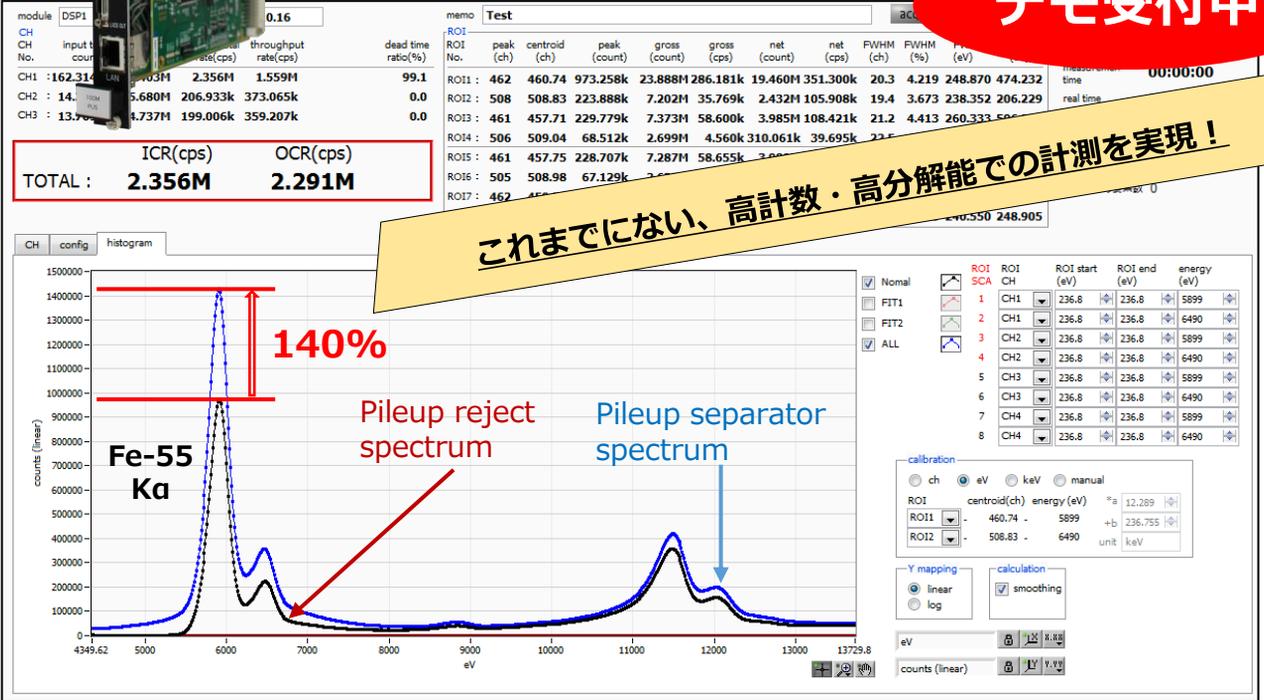
- ADC: 100MHz, 16-bit, 1Ch.
- Input Signal Type: Silicon Drift Detector etc.
- Output: 2.5Mcps 以上 / Ch.
- Input range: $\pm 2V$ (Input impedance: 1k Ω)
- Function: **Real time Pileup Separator**
- Interface: TCP/IP, Gigabit Ethernet

日本製

APV8011S



デモ受付中



これまでにない、高計数・高分解能での計測を実現!

1素子SDD検出器 (XSDD50-01) と計測ボード (APV8011S) を使用した放射光施設での実試験

以下の多素子シリコンドリフト検出器も国内の様々な放射光施設で稼働中です。

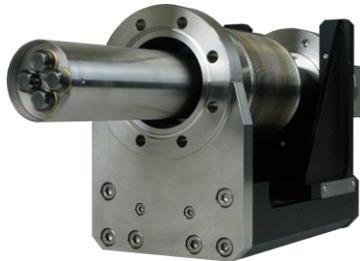
ご要望に応じて**大気用**もしくは**真空用**にカスタマイズ可能

Custom made for your needs

1素子SDD
XSDD50-01



4素子SDD
XSDD50-04



7素子SDD
XSDD50-07



弊社ホームページ

※写真はイメージです。
※記載内容は予告なく変更することがあります。



放射線・放射能測定装置 ◆設計・開発・販売◆

株式会社 テクノエーピー

〒312-0012茨城県ひたちなか市馬渡2976-15

☎ 029-350-8011

☎ 029-352-9013

✉ order@techno-ap.com