

APU201-G

デジタルパルスプロセッサと高圧電源をひとつにした軽量コンパクトなデスクトップ型デジタルパルスプロセッサです。ADCは高速・高分解の1Gspcs・14bitを搭載しました。光電子増倍管からのアノード出力信号の時間(CFD-TDC)、エネルギー(QDC)、波形弁別(PSD)の情報をまとめて解析することができます。データはギガビットイーサネット経由でPCへ転送します。リスト波形データを取得し、繰り返し解析もできます。

さらに、タイムピックオフにおいてFPGA上で多項式補間をリアルタイムに行うことで、サンプリング周波数の刻みを超える高い時間分解能を実現でき、線形補間と比較して微分直線性をより一段向上することができます。この計算時間はわずか100nsで完了します。

特徴

対象検出器	プラスチックシンチレータ、 LaBr ₃ (Ce)、 デジタルパルスなど
ゲイン切替	x0.5, x1.0, x1.5, x2.0, x2.5
時間分解能	Coarse : 1ns Fine : 3.9 ps LSB
スループット	2Mcps以上 / チャンネル
モード	ヒストグラム, リスト, 波形
オプション	LIST-WAVE機能, LIST-PILEUP-WAVE機能 Pileup-Reject機能



前面



背面

リストデータ例 *TDC: 1digit = 3.9ps

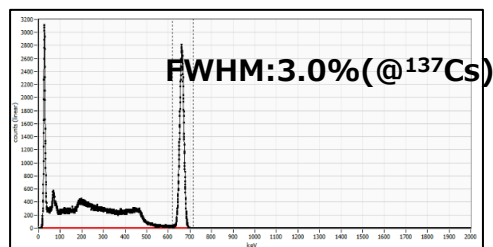
TOTAL	FALL	RISE	TDC	CH	QDC
[15..0]	[15..0]	[15..0]	[53..0]	[3..0]	[12..0]
127bit					Obit

リスト波形データ例

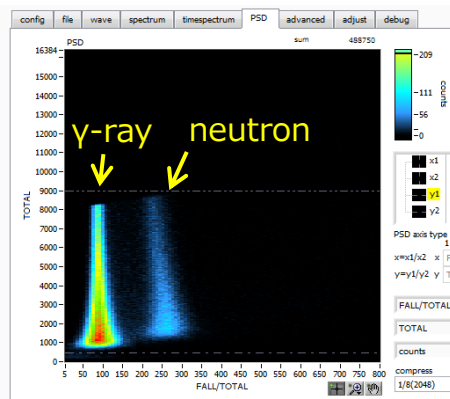
List Data	Wave Number	Header	Wave Data
[127..0]	[15..0]	[31..0]	[15..0] x 波形点数分

仕様

アナログ入力	1チャンネル, LEMOコネクタ レンジ ±1V, 入力インピーダンス 50Ω
立上り時間	2ns 以下
サンプリング	1Gspcs, 分解能14bit
デジタル処理	CFD, TDC, QDC, PSD
高圧電源	最大4000V (1mA) ※極性は仕様による SHVコネクタ
外部コネクタ	機能拡張用LEMOコネクタ 2つ ※機能は仕様によりカスタマイズできます
通信	ギガビットイーサネット, TCP/IP及び UDP
消費電力	12V (0.8A), AC電源アダプタより
寸法・重量	150(W)x40(H)x100(D) mm *突起物 除く 約302g
付属品	データ計測制御ソフトウェア



ヒストグラム

LaBr₃(Ce)シンチレーション検出器(1インチ)の場合

PSD機能、n-γ弁別

スチルベンシンチレーション検出器
(φ50.8×50.8mm)の場合

株式会社テクノエーピー

〒312-0012 茨城県ひたちなか市馬渡2976-15

TEL: 029-350-8011 Email: info@techno-ap.comFAX: 029-352-9013 HP: <https://www.techno-ap.com>

20250409



※写真はイメージです。カタログ記載内容は予告なく変更することがあります。