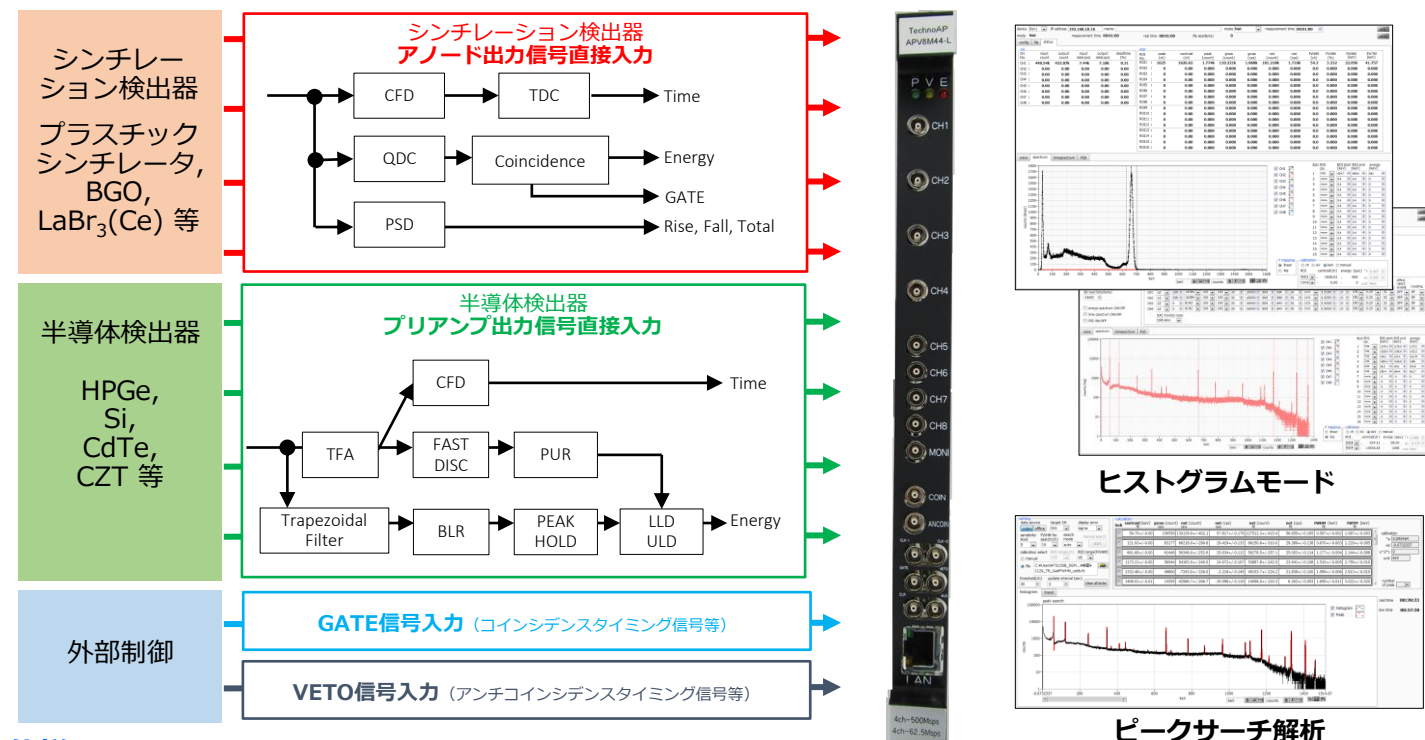


## APV8M44

VME規格※サイズ、シンチレーション検出器のアノード出力信号をプリアンプを介さずタイミング取得や積分処理するDPP（デジタルパルスプロセッシング）機能と、Ge半導体検出器のプリアンプ出力信号をスペクトロスコピーアンプを介さずに台形フィルタ処理するDSP（デジタルシグナルプロセッサ）機能を、1台で実現したハイブリッド型デジタルシグナルプロセッサです。高時間分解能の検出器と高エネルギー分解能の検出器を接続し同時計測が可能です。外部制御としてコインシデンス、アンチコインシデンス端子を標準で有しておりますので、コインシデンス時間やCHの組み合わせなど自由度の高いセッティングが可能です。新たにリアルタイム更新可能なスペクトル解析ソフトウェアが標準搭載されました。※VMEバスは対応しておりません。



### 仕様

	DPP部 (上段CH1からCH4)	DSP部 (下段CH5からCH8)
アナログ入力	4チャンネル, LEMOコネクタ レンジ ±1V, 入力インピーダンス 50Ω	4チャンネル, LEMOコネクタ レンジ ±2V, 入力インピーダンス 1 kΩ
アナログゲイン	コースゲイン x1, x3	コースゲイン x1, x2, x5, x10
ADC	500Msps, 14bit	62.5Msps, 16bit
ADCゲイン	4k, 2k, 1k, 512, 256 ch.	16k, 8k, 4k, 2k, 1k, 512, 256 ch.
デジタル信号処理	QDC, CFD, TDC, PSD, コインシデンス	台形フィルタ rise time 0.1~20μs(0.01μsステップ) flattop time 0.05~2μs(0.01μsステップ) タイミングフィルタ, ベースラインレストアラ, コースゲイン x1, x2, x4, x8, x16, x32, x64, x128 ファインゲイン x0.3333~x1.0000
時間分解能	7.8125ps	62.5ps
外部制御	GATE入力, VETO入力, クロック入出力, クリア入力 等, LEMOコネクタ	
通信	ギガビットイーサネット, TCP/IP及びUDP	
消費電力	+5V(最大4.0A), +12V(最大2.0A), -12V(最大0.4A) VME電源クレートより	
寸法・重量	20(W)x262(H)x187(D) mm *突起物除く, 約460g	
アプリケーション	データ計測制御, スペクトル解析ソフトウェア(ガウスフィット解析, ピークサーチ解析)	

※写真はイメージです。  
※記載内容は予告なく変更することがあります。

