APU502(X)、APN502(X) APU504(X)、APN504(X) コマンドマニュアル

第3.0.2版 2021年04月

株式会社 テクノエーピー

〒312-0012 茨城県ひたちなか市馬渡 2976-15

TEL: 029-350-8011 FAX: 029-352-9013

URL: http://www.techno-ap.com

e-mail: order@techno-ap.com

一目次一

1.		安全上の注意・免責事項	З
2.		概要	4
3.		DSP コマンド	5
3.	1.	概要	5
3.	2.	コマンドフォーマット	6
3.	3.	コマンドの種類	7
3.	4.	コマンドエリア	17
3.	5.	DSP コマンド説明(システム設定エリア)	18
3.	6.	DSP コマンド説明(共通設定エリア)	
3.	7.	DSP コマンド説明(CH 設定エリア)	26
3.	8.	DSP コマンド説明(CH ステータスエリア)	35
3.	9.	DSP コマンド説明(データエリア)	
3.	10.	DSP コマンド例	39
4.		その他	43
4.	1.	機器初期設定に失敗した場合	43

1. 安全上の注意・免責事項

日頃、株式会社テクノエーピー(以下「弊社」)の DSP(Digital Signal Processor)製品(以下「本装置」)のご愛顧を頂き、誠にありがとうございます。ネットワークインターフェースを実装した DSP 製品は、ユーザー様のオリジナルプログラムでの計測制御が可能となっております。DSP 製品に対するプログラムを製作する前に、この「安全上の注意・免責事項」をお読みの上、内容を必ずお守りいただき、正しくご使用ください。

弊社製品のご使用によって発生した事故であっても、装置・検出器・接続機器・アプリケーションの異常、 故障に対する損害、その他二次的な損害を含む全ての損害について、弊社は一切責任を負いません。



禁止事項

- 人命、事故に関わる特別な品質、信頼性が要求される用途にはご使用できません。
- 高温、高湿度、振動の多い場所などでのご使用はできません。
- 強い衝撃や振動を与えないでください。
- 分解、改造はしないでください。
- 水や結露などで濡らさないでください。濡れた手での操作もおやめください。
- 発熱、変形、変色、異臭などがあった場合には直ちにご使用を止めて弊社までご連絡ください。



注意事項

- 本装置の使用温度範囲は室温とし、結露無いようにご使用ください。
- 発煙や異常な発熱があった場合はすぐに電源を切ってください。
- 本装置は高精度な精密電子機器です。静電気にはご注意ください。
- 本装置は、ほこりの多い場所や高温・多湿の場所には保管しないでください。
- 携帯電話やトランシーバー等、強い電波を出す機器を近づけないでください。
- 電気的ノイズの多い環境では誤作動のおそれがあります。
- 本装置の仕様や本書及び関連書類の内容は、予告無しに変更する場合があります。

2. 概要

本装置は、リアルタイムデジタルシグナルプロセッシング機能(DSP)を搭載したマルチチャネルアナライザ (MCA)のため、アナログ回路による波形整形処理が不要になり、非常に高速な A/D コンバータを利用して、プリアンプからの信号を直接デジタルに変換し FPGA によるパイプラインアーキテクチャによって、リアルタイムに台形フィルタ(Trapezoidal Filter)処理されます。これにより非常に優れたエネルギー分解能を提供し、高い計数率(100kcps 以上)でも抜群の安定感を持ちます。

本装置はパソコン(以下 PC)とLAN ケーブルにより接続し、付属のアプリケーション「DSP MCA」(以下本アプリ)を使用することでパラメータの設定やデータの読み出し、計測したデータの解析及び取込み等ができます。また、ユーザー様が TCP/IP や UDP 通信を用いたオリジナルプログラムを製作することで、DSP の計測制御を実行することも可能です。

本書は、本装置への計測制御に関するコマンドの取り扱いについて記載したものです。

※本書の記載内容は予告なく変更することがあります。

改定履歴

2016年03月 第2版 2019年02月 第3版 2021年01月 第3.0.1版 2021年04月 第3.0.2版

3. DSP コマンド

3.1. 概要

弊社 DSP 製品に対する設定及びデータの取得は、イーサネット経由 TCP/IP と UDP によって行っています。特殊なライブラリなどは使用していませんので、通信フォーマット(コマンド)に準拠すれば、ユーザー様のオリジナルのアプリケーションでも DSP を制御可能です。

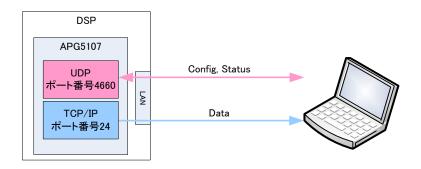
DSP には以下の通信用ボードが搭載されております。

通信用ボード	通信規格	通信プロトコル	コマンド方式
APG5107	1000Mbps	TCP/IP 及び UDP	アドレス+パラメータ

本章は、通信用ボードに APG5107 を搭載している場合のコマンドについて記載するものです。

APG5107 は、高速データ通信を実現するために SiTCP を採用しています。SiTCP とは、大学共同利用機関法人 高エネルギー加速器研究機構(http://www.kek.jp/ja/、以下 KEK)にて開発された機器をイーサネットに接続するための技術で、現在は KEK 発ベンチャー企業である株式会社 Bee Beans Technologies (http://www.bbtech.co.jp、以下 BBT) へ技術移転されています。SiTCP を使用する場合は、BBT から使用許諾を受けております。SiTCP やデータの送受信の詳細につきましては、BBT 社ウェブサイトの各マニュアルを参照ください。

コマンドの種類は、「Config(設定)と Status(ステータス)」、「Data(データ)」の2つに大別されます。SiTCP ではこの2種類のコマンドを競合せずに送受信できるよう、TCP/IP と UDP の2つのプロトコルが動作しており、それぞれに装置側の通信ポートを定義しています。Config と Status は UDP でポート番号はデフォルトで 4660 番です。Data は TCP/IP でポート番号はデフォルトで 24 番です。



以下にコマンドのフォーマットや種類について記載します。

3. 2. コマンドフォーマット

コマンドのフォーマットは、Config 書き込みの場合と Status 読み込みの場合と Data 読み込みの場合があります。それぞれ「ヘッダー部」と「アドレス部」と「パラメータ部」と「データ部」から構成されています。 DSP 製品には数多くの設定が用意されており、その一つ一つにアドレスが割り当たっています。ある設定を変更する場合は、その設定に割り当てられたアドレスに対して変更する値を上書きする、ことになります。

「ヘッダー部」は、SiTCPの仕様に準拠した Ver/Type/CMD/FLAG/ID 及び Data Length の 6 項目が含まれます。DSP では、Data Length(データ長)は固定 2Byte で、ヘッダー部のサイズは 4Byte になります。

「アドレス部」は、DSP内レジスタの4Byteのアドレスです。

「パラメータ部」は、DSP内レジスタに設定する 2Byteの値です。

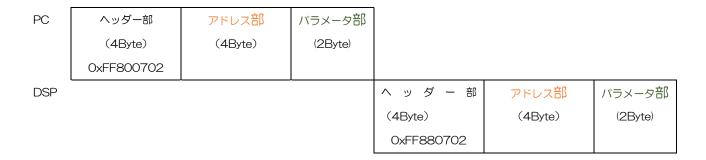
「データ部」は、DSP からの計測データです。

3.3. コマンドの種類

(1) Config コマンド

Config コマンドは、PC からの 10Byte 送信に対し、DSP からの 10Byte 応答があります。 10Byte 送信した後、すぐさま 10Byte 読み込む必要があります。

【UDP、ポート番号 4660】



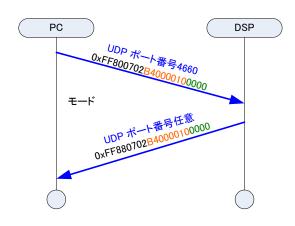


図 1 Config コマンドの場合

【PC からの設定】

「ヘッダー部」は 4Byte、16 進数で「FF800702」です。その内容は、F (Ver.) F(Type)8(CMD)0(FLG)07(ID)02(Data Length)です。このままご使用ください。

「アドレス部」は 4Byte、パラメータに割り当てられたアドレス値を設定します。

「パラメータ部」は 2Byte、設定する値です。

【DSP からの応答】

「ヘッダー部」は 4Byte、16 進数で「FF880702」です。内容は、F (Ver.) F(Type)8(CMD)8(FLG)07(ID)02(Data Length)です。正常であればFLGが8となります。「アドレス部」は4Byte、設定したパラメータのアドレス値が返ります。

「パラメータ部」は 2Byte、設定したパラメータ値です。

設定内容よ応答内容を比較することで、Config コマンドが正常に実行できたかどうかを確認できます。

(2) Status コマンド

Status コマンドは、PC からの 8Byte 要求に対し、DSP から 10Byte 応答があります。8Byte 送信した後、すぐさま 10Byte 読み込む必要があります。

【UDP、ポート番号 4660】

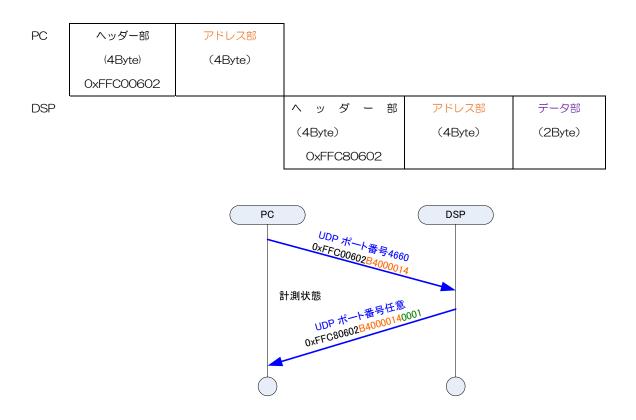


図 2 Status コマンドの場合

【PC からの要求】

「ヘッダー部」は 4Byte、16 進数で「FFC00602」です。内容は、F (Ver.) F(Type)C(CMD)O(FLG)06(ID)02(Data Length)です。

「アドレス部」は 4Byte、各ステータスデータのアドレス値を設定します。

【DSPからの応答】

「ヘッダー部」は 4Byte、16 進数で「FFC80602」です。内容は、F (Ver.) F(Type)C(CMD)8(FLG)06(ID)02(Data Length)です。正常であればFLGのACKビットが1になり8となります。

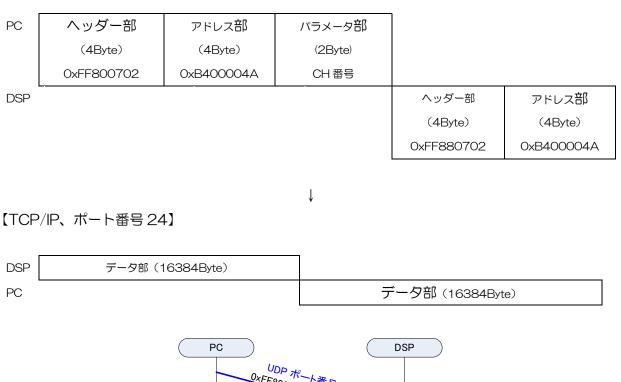
「アドレス部」は 4Byte、要求したパラメータのアドレス値が返ります。

「データ部」は 2Byte、ステータスデータ値です。

(3) ヒストグラム Data コマンド

ヒストグラム Data コマンドにてヒストグラムデータ(16384Byte, 4096 チャネル)を PC へ読み込めます。まず UDP にて PC からチャンネル番号を含むヒストグラムデータを要求し、これに対しすぐさま TCP/IP 経由で DSP からデータ部の応答がありますので、PC 側は 16384Byte 受信します。環境に応じてデータ受信を開始する前に 10ms 程度の待機を要する場合があります。UDP で要求し TCP/IP で読み込む、ことになります。

【UDP、ポート番号 4660】



OXFF800702B400004A0000
CH1ヒストグラム要求

UDP ポート番号任意
OXFF880702B400004A0000
OXFF880702B400004A0000
16384バイト(4096ch*4Byte)

図 3 ヒストグラム Data コマンドの場合

※TCP/IP にて 16384 バイト読み込む前に、環境に応じて 10ms 程度の待機を要する場合があります。

【UDP PC からの要求】

「ヘッダー部」は 4Byte、16 進数で「FF800702」です。内容は、F (Ver.) F(Type)C(CMD)O(FLG)06(ID)02(Data Length)です。

「アドレス部」は 4Byte、アドレス 0xB400004A を設定します。

「パラメータ部」は 2Byte。ヒストグラムのチャンネル番号を設定します。

【UDP DSPからの応答】

「ヘッダー部」は 4Byte、16 進数で「FF880702」です。内容は、F (Ver.) F(Type)C(CMD)8(FLG)06(ID)02(Data Length)です。正常であればFLGが8となります。「アドレス部」は4Byte、要求したアドレス値0xB400004Aが返ります。

【TCP/IP DSP データ送信】

UDP にてアドレス「B400004A」に対しチャンネル番号をセットされると、直ちに該当するそのチャンネルのヒストグラムデータ 16384Byte(4096 チャネル×4Byte)のデータをポート番号 24番で送信します。

【TCP/IP PC データ受信】

UDP にてアドレス「B400004A」に対しチャンネル番号をセットすると、直ちに TCP/IP にて 16384Byte を読み込みます。TCP/IP にて 16384 バイト読み込む前に、環境に応じて 10ms 程度の待機を要する場合があります。読み込んだデータを 4Byte 符号無し整数配列データに変換してください。使用チャネルが 2048 であっても 4096 チャネル分のデータを読み込み、先頭から 2048 チャネル分切り出しでご使用ください。

(4) quick scan Data コマンド

quick scan Data コマンドにて外部 GATE 検知タイミングで quick scan データを PC へ読み込みます。quick scan データ数(1 チャネルあたりのカウント数上限)の設定により読み込みサイズが異なります。1 チャネル当たり 16bit(63,365)の場合は 32786Byte(インデックス 2Byte+4096 チャネル×2Byte×4CH+input rate4Byte×4CH)です。1 チャネル当たり 32bit(4,294,967,295)の場合は 65554Byte(インデックス 2Byte+4096 チャネル×4Byte×4CH+input rate4Byte×4CH)です。インデックスは複数台 DSP を使用した場合に、DSP事のファイル間でデータ取得タイミングを合わせる指標として使用します。まず UDP にて SiTCP 送信遅延(複数台の DSP 同時使用時、PC 側で同時受信障害回避用)、quick scan カウント数、quick scan データ数、クリア、計測開始を設定後、これに対しすぐさま TCP/IP 経由で DSP から quick scan データの応答がありますので、PC 側は quick scan 実行回数分(最大 65535 回)、前述のByte 分受信し続けます。この回数分以上必ず外部 GATE 信号を入力する必要があります。

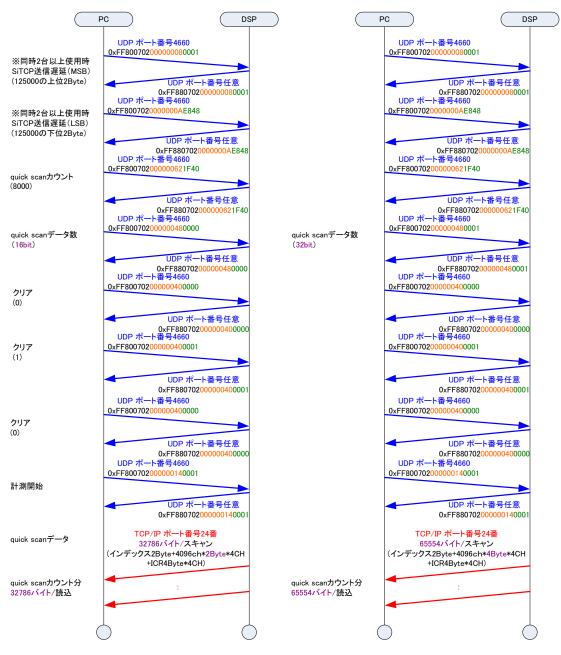


図 4 quick scan コマンド(左側:データ数 16bit、右側:32bit)の場合

quick scan モードにて外部 GATE 信号を検知して TCP/IP で読み込む 1 スキャン分データの形式 と構造は下記の通りです。フォーマットは製品のバージョンによって異なる場合があります。詳し くはお問い合わせください。

データ形式 : バイナリ、ビックエンディアン、ネットワークバイトオーダ、MSB first

データ構造 :

【quick scan データ数 16bit、インプットレートが付加する場合】

1 スキャン当たりのデータサイズは 32786Byte (=インデックス 2Byte+4096ch×2Byte×4CH+input rate 2Byte×4CH)

DSP GATE#1	Index (2Byte)	CH1 4096ch (16bit)	CH2 4096ch (16bit)	CH3 4096ch (16bit)	CH4 4096ch (16bit)	CH1 input rate (2Byte)	CH2 input rate (2Byte)	CH3 input rate (2Byte)	CH4 input rate (2Byte)
DSP GATE#2	Index (2Byte)	CH1 4096ch (16bit)	CH2 4096ch (16bit)	CH3 4096ch (16bit)	CH4 4096ch (16bit)	CH1 input rate (2Byte)	CH2 input rate (2Byte)	CH3 input rate (2Byte)	CH4 input rate (2Byte)
DSP GATE#n	Index (2Byte)	CH1 4096ch (16bit)	CH2 4096ch (16bit)	CH3 4096ch (16bit)	CH4 4096ch (16bit)	CH1 input rate (2Byte)	CH2 input rate (2Byte)	CH3 input rate (2Byte)	CH4 input rate (2Byte)

【quick scan データ数 32bit、インプットレートが付加する場合】

1 スキャン当たりのデータサイズは 65554Byte (=インデックス 2Byte+4096ch×4Byte×4CH+input rate 2Byte×4CH)

DSP GATE#1	Index (2Byte)	CH1 4096ch (32bit)	CH2 4096ch (32bit)	CH3 4096ch (32bit)	CH4 4096ch (32bit)	CH1 input rate (2Byte)	CH2 input rate (2Byte)	CH3 input rate (2Byte)	CH4 input rate (2Byte)
DSP GATE#2	Index (2Byte)	CH1 4096ch (32bit)	CH2 4096ch (32bit)	CH3 4096ch (32bit)	CH4 4096ch (32bit)	CH1 input rate (2Byte)	CH2 input rate (2Byte)	CH3 input rate (2Byte)	CH4 input rate (2Byte)
DSP GATE#n	Index (2Byte)	CH1 4096ch (32bit)	CH2 4096ch (32bit)	CH3 4096ch (32bit)	CH4 4096ch (32bit)	CH1 input rate (2Byte)	CH2 input rate (2Byte)	CH3 input rate (2Byte)	CH4 input rate (2Byte)

【quick scan データ数 16bit、インプットレートが付加しない場合、APN504XDC など】 1 スキャン当たりのデータサイズは 32770Byte (=インデックス 2Byte+4096ch×2Byte×4CH)

DSP GATE#1	Index (2Byte)	CH1 4096ch (16bit)	CH2 4096ch (16bit)	CH3 4096ch (16bit)	CH4 4096ch (16bit)
DSP GATE#2	Index (2Byte)	CH1 4096ch (16bit)	CH2 4096ch (16bit)	CH3 4096ch (16bit)	CH4 4096ch (16bit)
				:	
DSP GATE#n	Index (2Byte)	CH1 4096ch (16bit)	CH2 4096ch (16bit)	CH3 4096ch (16bit)	CH4 4096ch (16bit)

【quick scan データ数 32bit、インプットレートが付加する場合、APN504XDC など】 1 スキャン当たりのデータサイズは 65538Byte (=インデックス 2Byte+4096ch×4Byte×4CH)

DSP GATE#1	Index (2Byte)	CH1 4096ch (32bit)	CH2 4096ch (32bit)	CH3 4096ch (32bit)	CH4 4096ch (32bit)
DSP GATE#2	Index (2Byte)	CH1 4096ch (32bit)	CH2 4096ch (32bit)	CH3 4096ch (32bit)	CH4 4096ch (32bit)
				:	
DSP GATE#n	Index (2Byte)	CH1 4096ch (32bit)	CH2 4096ch (32bit)	CH3 4096ch (32bit)	CH4 4096ch (32bit)

(5) 波形 Data コマンド (オプション)

波形 Data コマンドにて波形データ(4096Byte, 2048 チャネル)を PC へ読み込めます。まず UDP にて PC からチャンネル番号を含む波形データを要求し、これに対しすぐさま TCP/IP 経由で DSP からデータ部の応答がありますので、PC 側は 4096Byte 受信します。環境に応じてデータ受信を開始する前に 10ms 程度の待機を要する場合があります。UDP で要求し TCP/IP で読み込む、ことになります。

【UDP、ポート番号 4660】



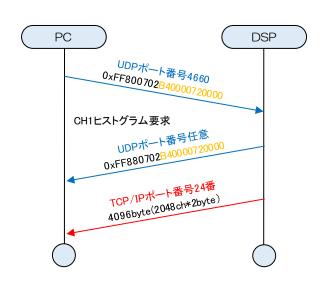


図 5 波形 Data コマンドの場合

※TCP/IP にて 4096 バイト読み込む前に、環境に応じて 10ms 程度の待機を要する場合があります。

【UDP PC からの要求】

「ヘッダー部」は 4Byte、16 進数で「FF800702」です。内容は、F (Ver.) F(Type)C(CMD)O(FLG)O6(ID)O2(Data Length)です。

「アドレス部」は 4Byte、アドレス 0xB4000072 を設定します。

「パラメータ部」は 2Byte。波形取得のチャンネル番号を設定します。

【UDP DSPからの応答】

「ヘッダー部」は 4Byte、16 進数で「FF880702」です。内容は、F (Ver.) F(Type)C(CMD)8(FLG)06(ID)02(Data Length)です。正常であればFLGが8となります。「アドレス部」は4Byte、要求したアドレス値0xB4000072が返ります。

【TCP/IP DSP データ送信】

UDP にてアドレス「B4000072」に対しチャンネル番号をセットされると、直ちに該当するそのチャンネルのヒストグラムデータ 4096Byte(2048 チャネル×2Byte)のデータをポート番号 24番で送信します。

【TCP/IP PC データ受信】

UDP にてアドレス「B4000072」に対しチャンネル番号をセットすると、直ちに TCP/IP にて 4096Byte を読み込みます。TCP/IP にて 4096 バイト読み込む前に、環境に応じて 10ms 程度 の待機を要する場合があります。読み込んだデータを 2Byte 符号無し整数配列データに変換してください。取得した波形データは 8192bin の offset が加算されております。符号付で表示する場合は 8192bin を減算後のデータを使用してください。

(6) リスト Data コマンド (オプション)

リスト Data 取得に対しては特別なコマンドはありません。mode をリストモードに設定し、スタートコマンド発行後に信号入力によりイベントが発生すると、都度 DSP から TCP/IP にてデータが送信します。1 イベントは 10byte です。

【TCP/IP DSP データ送信】

イベントが発生すると直ちにデータをポート番号24番で送信します。

【TCP/IP PC データ受信】

スタート後に、直ちに TCP/IP にて読み込みます。

3. 4. コマンドエリア

コマンドのアドレスの割り当ては、以下のように大別されます。

アドレス	内容
00000000	システム設定エリア
~	予約及び SiTCP 関連
000000E	
~	
B4000000	共通設定エリア
~	モードやステータスなど CH 設定以外
B40001FE	
B4000200	CH1 設定エリア
~	CH1 の ADC gain、CH ステータスなど
B40003FE	
B4000400	CH2 設定エリア
~	CH2のADC gain など
B40005FE	
B4000600	CH3 設定エリア
~	CH3のADC gain など
B40007FE	
B4000800	CH4 設定エリア
~	CH4のADC gain など
B40009FE	

CH1 の先頭アドレスは B4000200 です。CH2 の先頭アドレスは B4000400 です。このように 0x200 を加算していったアドレスが、各 CH 設定の先頭になります。

3. 5. DSP コマンド説明(システム設定エリア)

予約及び SiTCP 関連のエリア

1. SiTCP データ送信開始遅延

説明 : SiTCP を搭載した DSP 製品が複数台あり、quick scan モードのように同時で

データを送信しようした場合、受け取り側で競合しないように、SiTCP 毎に送信

開始の遅延を設定できる。

アドレス: 0x00000008(MSB)及び0x0000000A(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : 単一設定

範囲 : 0から4294967295。通常は125000。もし3台のDSPでquick scanを

実行する場合、1 台目は 0、2 台目は 125000(0x1E848)で 0x00000008(MSB)に1を、0x0000000A(LSB)に0xE848を設定。3台

目は250000(0x3D090)と設定する。

3. 6. DSP コマンド説明(共通設定エリア)

モードなど CH 設定以外のエリア

1. モード

説明 : モード。histogram モードまたは quick scan モードを選択設定

アドレス : 0xB4000010

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類: 単一設定範囲: Oまたは1

O: histogram モード

1: list モード(仕様により実装されない場合があります)

6: quick scan モード

7:wave モード(仕様により実装されない場合があります)

2. 計測開始停止

説明 : 計測開始、停止の選択設定。

アドレス : 0xB4000014

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定 範囲 : Oから1

O:計測停止1:計測開始

3. 計測時間

説明 : 計測時間

アドレス: 0xB4000016(MSB), 0xB4000018, 0xB400001A(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定 範囲 : Oから 2⁴⁴-1

10ns/bit。最大設定時間は(2⁴⁴-1)*10nsより、約2日となります。

備考 : 3 つアドレスに対し、48bit の設定値を3 分割して 16bit 毎設定します。

4. リアルタイム

説明 : リアルタイム(10ns/カウント)

アドレス : 0xB400001C(MSB), 0xB400001E, 0xB4000020(LSB)

要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : ステータス

内容 : 3 つのエリアから読み取り連結して 1 つの値とする。1 ビットあたり 10ns。

OxB400001C(MSB) の 値 を RT1 、 OxB400001E の 値 を RT2 、OxB4000020(LSB)の値を RT3 とした場合、実際の Real Time (計測経過時

間) は、(RT1</32Bit + RT2</16Bit + RT3) * 10ns

5. クリア

説明 : ヒストグラムデータのクリア。

アドレス : 0xB4000040

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : 単一設定

範囲 : $0 \ge 1$ 。このアドレスに対して $0 \rightarrow 1 \rightarrow 0$ の順で書き込む。

6. Quick scan カウント数

説明 : quick scan 時の 1 チャネル当たりのカウント数の上限選択。この設定により

quick scan データを読み込む際、1 スキャン当たりのデータサイズが異なりま

す。データフォーマットについては、前述を参考にしてください。

アドレス : 0xB4000048

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : 単一設定 範囲 : 0と1

0:16bit(65,535)/チャネル

1:32bit(4,294,967,295)/チャネル

7. クロック選択

説明 : 動作クロックを内部または外部から選択します。

アドレス : 0xB400004E

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : 単一設定 範囲 : 0と1

O:内部クロック1:外部クロック

8. Quick scan 実行回数

説明 : quick scan の実行を設定。Quick scan GATE 信号を受信する毎に、この回数

まで quick scan データを PC へ送信します。

アドレス : 0xB4000062

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : 単一設定

範囲 : 0から65535

9. DAC モニタ

説明 : DSP の前面パネル Monitor Out からの出力信号選択設定。CH にあたり以下の

4種類の波形を選択可能です。

「pre amp」 : プリアンプ入力信号 「fast」 : FAST 系フィルタ信号 「slow」 : SLOW 系フィルタ信号

「CFD」 : CFD の信号

アドレス : 0xB400007A

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : 単一設定 範囲 : 0から15

> 0: CH1 pre amp 8: CH3 pre amp 1: CH1 fast 9: CH3 fast 2:CH1 slow 10: CH3 slow 3: CH1 CFD 11: CH3 CFD 4: CH2 pre amp 12: CH4 pre amp 5: CH 2fast 13: CH4 fast 6: CH2 slow 14: CH4 slow 7: CH2 CFD 15: CH4 CFD

1 O. ROI-SCA 範囲

説明 ROI-SCA 機能の ROI 間の検出タイミングを出力する AUX1 から AUX4 または

AUX8の最大8端子において、それぞれの端子に割り当てるROIの開始と終わ

りによる範囲を設定します

アドレス : 0xB400009E:ROI1 開始位置

OxB40000AO: ROI1 終了位置
OxB40000A2: ROI2 開始位置
OxB40000A4: ROI2 終了位置
OxB40000A6: ROI3 開始位置
OxB40000A8: ROI3 終了位置
OxB40000AA: ROI4 開始位置
OxB40000AC: ROI4 終了位置
OxB40000AE: ROI5 開始位置

OxB40000BO: ROI5 終了位置 OxB40000B2: ROI6 開始位置 OxB40000B4: ROI6 終了位置 OxB40000B6: ROI7 開始位置

OxB40000B8: ROI7 終了位置 OxB40000BA: ROI8 開始位置

OxB40000BC: ROI8 終了位置 : コマンド長 10Byte、応答 10Byte

要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定

設定

範囲 : 0から4095

11. FAST-SCA CH

説明 : FAST-SCA 機能の検出タイミングを出力する AUX1 から AUX4 または AUX8

の最大8端子において、それぞれの端子に割り当てるCHを設定します。

アドレス : 0xB40000C6:ROI1のCH番号

OxB40000C8: ROI2のCH番号
OxB40000CA: ROI3のCH番号
OxB40000CC: ROI4のCH番号
OxB40000CE: ROI5のCH番号
OxB40000D0: ROI6のCH番号
OxB40000D2: ROI7のCH番号
OxB40000D4: ROI8のCH番号

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定 範囲 : Oから8

O : none (出力無しLOW レベル)

1 : CH1
2 : CH2
3 : CH3
4 : CH4
5 : CH5
6 : CH6
7 : CH7
8 : CH8

12. FAST-SCA CH (オプション)

説明 : FAST-SCA 機能の検出タイミングを出力する AUX1 から AUX4 または AUX8

の最大8端子において、それぞれの端子に割り当てるタイミングの種類を設定し

ます。

アドレス : 0xB40000D6:AUX1への種類

OxB40000D8: AUX2への種類OxB4000DA: AUX3への種類OxB4000DC: AUX4への種類OxB4000DE: AUX5への種類OxB40000E0: AUX6への種類OxB40000E2: AUX7への種類OxB40000E4: AUX8への種類

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号: 4660(UDP)

種類 : 単一設定 範囲 : 0から11

O : ROI1-SCA
1 : ROI2-SCA
2 : ROI3-SCA
3 : ROI4-SCA
4 : ROI5-SCA
5 : RO6-SCA
6 : ROI7-SCA

8 : fast-CH19 : fast-CH210 : fast-CH311 : fast-CH4

: ROI8-SCA

13. 波形取得フリーラン

説明 : 波形取得をランダムに行います。

アドレス : 0xB4000066

7

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定 範囲 : Oまたは1

O:トリガー取得モード1:ランダム取得モード

14. 波形トリガーソース

説明 : トリガーのソースを選択します。

アドレス : 0xB400006A

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定 範囲 : Oから7

0:SIG1
1:SIG2
2:SIG3
3:SIG4
4:SIG5
5:SIG6
6:SIG7

7: SIG8

15. 波形トリガーレベル

説明 : トリガーのレベルを選択します。8192digit がグランドレベルです。freerun で

ベースラインを確認し、ベースラインより 100digit など大きい値を設定してく

ださい。

アドレス : 0xB400006E

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定

節囲 : 0から16383

16. 波形トリガーポジション

説明 : トリガーのポジションを設定します。1dgit は 10ns で、数値が大きいほど、ト

リガーポジションは右へ移動します。

アドレス : 0xB400006C

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : 単一設定

範囲 : 1から1000

3. 7. DSP コマンド説明 (CH 設定エリア)

CH 設定。

1. アナログコースゲイン

説明 : アナログアンプのコースゲイン

アドレス : 0xB4000200

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : 0から3

O: 1倍 1:5倍 2:10倍 3:20倍

2. ADC ゲイン

説明 : ADC ゲイン(チャネル数、ビンサイズ)

アドレス : 0xB4000202

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号: 4660(UDP)

種類 : チャンネル設定

範囲 : 0から5

O:8192(未使用)

1:4096 2:2048 3:1024 4:512 5:256

備考 : quick scan モードでは固定 4096。

3. FAST 系微分定数

説明 : FAST 系微分定数

アドレス : 0xB4000204

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : 0から4

O:Ext(微分キャンセル)

1:20 2:50 3:100 4:200

4. FAST 系積分定数

説明 : FAST 系積分定数アドレス : OxB4000206

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : 0から4

O:Ext(積分キャンセル)

1:20 2:50 3:100 4:200

5. SLOW 系ライズタイム

説明 : SLOW 系ライズタイム

アドレス : 0xB4000208

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 1から800

備考: 10ns/digit。6000ns に設定する場合は 10 で割って 600 と設定。

6. SLOW 系ピーキングタイム

説明 : SLOW 系ピーキングタイム

アドレス : 0xB400020A

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 2から1000

備考: 10ns/digit。ピーキングタイムは SLOW 系ライズタイムとフラットトップタイ

ムの和。

フラットトップタイムとして設定する場合は、ライズタイムを加算してピーキングタイムとして設定。フラットトップタイムのみ設定できるコマンドはありませ

ん。

例: SLOW系ライズタイムが6000ns、SLOWピーキングタイムを600nsと

設定する場合、600(digit)と60(digit)を加算して660と設定します。

7. FAST 系ポールゼロ

説明 : FAST系フィルタのポールゼロキャンセル定数

アドレス : 0xB400020C

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から8191

8. SLOW系ポールゼロ

説明 : SLOW 系フィルタのポールゼロキャンセル定数

アドレス : 0xB400020E

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号: 4660(UDP) 種類: チャンネル設定 範囲: 0から8191

9. FAST 系スレッショルド

説明 : FAST 系トリガータイミングの閾値

アドレス : 0xB4000210

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から8191

10. エネルギーLLD

説明 : エネルギーLLD(Lower Level Discriminator)。この設定値未満の波高値はヒス

トグラムに加算しません。SLOW 系スレッショルド以上に設定。

アドレス : 0xB4000212

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から8191。

11. エネルギーULD

説明 : エネルギーULD(Upper Level Discriminator)。この設定値より大きい波高値は

ヒストグラムに加算しません。LOW 系スレッショルドおよび LLD より大きい値

を設定。

アドレス : 0xB4000214

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から8191

12. SLOW 系スレッショルド

説明 : SLOW 系スレッショルドの設定。LLD 以下に設定します。

アドレス : 0xB4000216

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から8191。

13. パイルアップリジェクト

説明 : パイルアップリジェクト機能の使用可否

アドレス : 0xB4000218

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : Oまたは1

0: OFF 1: ON

14. プリアンプ出力信号の極性

説明: DSP に入力するプリアンプ出力信号の極性

アドレス : 0xB400021A

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

節囲 : Oまたは1

O:ポジティブ(正極性)1:ネガティブ(負極性)

15. slow フィルター再設定

説明: slow フィルター関連設定を変更後、再設定を行います。

アドレス : 0xB4000238

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : 0 と 1。0→1→0 の順に書き込みます。

16. デジタルコースゲイン

説明 : デジタルコースゲイン。SLOW系フィルタの粗ゲインレンジ調整。

アドレス : 0xB400023A

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : 0から7

O:1倍 1:2倍 2:4倍 3:8倍 4:16倍 5:32倍 6:64倍

7:128倍

17. デジタルファインゲイン

説明 : デジタルファインゲイン。SLOW系フィルタのファインゲインレンジ調整

アドレス : 0xB400023C

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 2729から8191

2729: 0.333倍 8191:1倍

備考: 0.333333から1で設定する場合は、変換式(X*8193-2)を四捨五入してdigit

に変換します。0.333333の場合は、0.33333*8193-2で2729、1の場合

は 1*8193-2 で 8191 となります。

18. タイミング選択

説明 : トリガータイミングの取得方法

アドレス : 0xB400023E

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0または1

O:LET (Leading Edge Timing, リーディングエッジタイミング)

1: CFD (Constant Fraction Disicriminator Timing, コンスタントフラクションタイミング)

19. CFD ファンクション

説明 : CFD ファンクションの設定。CFD 算出に使用する信号縮小倍率。

アドレス : 0xB4000240

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

範囲 : 1から7

1: 0.125 倍 ※0 はなく 1 からであることに注意

2: 0.25倍 3: 0.375倍 4: 0.5倍 5: 0.625倍 6: 0.75倍 7: 0.875倍

20. CFD ディレイ

説明 : CFD ディレイの設定。CFD 算出に使用する反転した信号の遅延時間。

アドレス : 0xB4000242

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定

節囲 : 0から7

0:10ns 1:20ns 2:30ns 3:40ns 4:50ns 5:60ns 6:70ns 7:80ns

21. インヒビット信号幅

説明 : インヒビット信号のパルス幅拡張。検出器からのインヒビット信号を受信した際

に、その時の事象を無効とする期間時間。

アドレス : 0xB4000244

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から 16383

備考: 10ns/digit。10μs に設定する場合は 1000 と設定します。

22. カップリング

説明 : シェイピングタイム (時定数)

アドレス : 0xB4000254

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : チャンネル設定

範囲 : 0から4

範囲 : O:2.2us。抵抗フィードバック型プリアンプ用スタンダード

1:0.56us。抵抗フィードバック型プリアンプ用高計数向け

2:DC。カップリングなし

3:2.2us(ex RC)。トランジスタリセット型プリアンプ用スタンダード4:0.56us(ex RC)。トランジスタリセット型プリアンプ用高計数向け

23. アナログポールゼロ

説明 : アナログポールゼロ調整

アドレス : 0xB4000256

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 0から255

24. アナログファインゲイン

説明 : アナログファインゲインの調整

アドレス : 0xB4000258

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : チャンネル設定 範囲 : 17から255

備考: 17は×0.1、255は×1.5

25. 波形取得タイプ

説明 : 取得する波形の種類を選択します。

アドレス: 0xB4000236

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : チャンネル設定

範囲 : 0から15

備考: O:CH1 preamp

1 : CH1 fast 2 : CH1 slow 3 : CH1 CFD

4: CH2 preamp

5 : CH2 fast 6 : CH2 slow 7 : CH2 CFD

8: CH3 preamp

9 : CH3 fast 10 : CH3 slow

11 : CH3 CFD

12: CH4 preamp

13 : CH4 fast14 : CH4 slow

15: CH4 CFD

3.8. DSP コマンド説明(CH ステータスエリア)

1. 入力トータルカウント

説明 : FAST系ディスクリの入力トータルカウント数

アドレス : 0xB400021C(MSB), 0xB400021E(LSB)

設定 : コマンド長 10Byte、応答 10Byte

要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : ステータス(CH)

2. スループットトータルカウント

説明 : SLOW 系フィルタで信号処理したスループットトータルカウント数

アドレス : 0xB4000220(MSB), 0xB4000222(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : ステータス(CH)

3. 入力カウントレート

説明 : 1 秒間の FAST 系ディスクリのインプットカウント数

アドレス : 0xB400022C(MSB), 0xB400022E(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : ステータス(CH)

4. スループットカウントレート

説明: 1 秒間に信号処理したカウント数

アドレス: 0xB4000230(MSB), 0xB4000232(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP)

種類 : ステータス(CH)

5. パイルアップカウントレート

説明 : 1 秒間にパイルアップしたカウント数

アドレス : 0xB4000234

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : ステータス(CH)

6. CH ライブタイム

説明 : CH ライブタイム(10ns/カウント)

アドレス : 0xB4000246(MSB), 0xB4000248, 0xB400024A(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : ステータス(CH)

7. CH デッドタイム

説明 : CH デッドタイム (10ns/カウント)

アドレス : 0xB400024C(MSB), 0xB400024E, 0xB4000250(LSB)

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号 : 4660(UDP) 種類 : ステータス(CH)

3. 9. DSP コマンド説明 (データエリア)

ヒストグラムデータ読み込み関連。

1. ヒストグラムデータ読み出し CH

説明 : CH 指定によるヒストグラムデータ要求。UDP で読み込むヒストグラムの CH 番

号を設定し、その直後に TCP/IP で DSP から送信されるヒストグラムデータを

読み込む。

アドレス : 0xB400004A

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号: 4660(UDP)、26 (TCP/IP)

種類 : データ

内容 : 設定範囲は 0 から 7。 CH1 は 0、 CH8 は 7。

説明 : 指定 CH のヒストグラムデータを読み込む手順は以下のとおりです。

【UDP PC からの要求】

アドレス 0xB400004A に要求するヒストグラムの CH 番号を設定します。

【UDP DSPからの応答】

要求したパラメータのアドレス値が返ります。

【TCP/IP DSP データ送信】

UDP にてアドレス「B400004A」に対し CH 番号をセットされると、直ちに該当するその CH のヒストグラムデータ 16384Byte(4096 チャネル)のデータを PC の 24 番ポートに送信します。

【TCP/IP PC データ受信】

UDP にてアドレス「B400004A」に対しチャンネル番号をセットすると、 直ちに TCP/IP にて 16384Byte を読み込みます。1 チャネルは 4 Byte (32Bit) です。16384Byteで4096チャネル分のヒストグラムデータにな ります。

波形データ読み込み関連。

2. 波形データ読み出しCH

説明 : CH 指定による波形データ要求。UDP で読み込む波形の CH 番号を設定し、その

直後に TCP/IP で DSP から送信される波形データを読み込む。

アドレス : 0xB4000072

設定 : コマンド長 10Byte、応答 10Byte 要求 : コマンド長 8Byte、応答 10Byte

ポート番号: 4660(UDP)、26 (TCP/IP)

種類 : データ

内容 : 設定範囲は O から 7。 O はタイプを指定した波形データ。 説明 : 指定 CH の波形データを読み込む手順は以下のとおりです。

【UDP PCからの要求】

アドレス 0xB4000072 に要求する波形番号を設定します。

【UDP DSPからの応答】

要求したパラメータのアドレス値が返ります。

【TCP/IP DSP データ送信】

UDP にてアドレス「B4000072」に対し波形取得番号をセットされると、 直ちに該当するデータ 4096Byte(2048 チャネル)のデータを PC の 24 番ポートに送信します。

【TCP/IP PC データ受信】

UDP にてアドレス「B400072」に対し波形取得番号をセットし、直ちに TCP/IP にて 4096Byte を読み込みます。1 チャネルは 2 Byte (16Bit) です。4096Byte で 2048 点数分の波形データになります。

3. 10. DSP コマンド例

DSP2CH 製品の設定例を記載します。

analog coarse gain : x5 ADC gain : 4096 fast threshold : 20 slow risetime(ns) 500 slow flattoptime(ns) 220 slow polezero : 64 slow threshold : 30 LLD : 40 **ULD** : 4000 : x4 digital coarse gain digital fine gain : 0.5 inhibit width (μ s) : 7

「config」タブ

mode : histgram measurement time : 24 時間

```
// analog coarse gain(5倍, 2CH分)
                                               recv FF88 0702 B400 0406 0004
send FF80 0702 B400 0200 0001
                                               // slow rise time(500ns, 2CH分)
recv FF88 0702 B400 0200 0001
                                               send FF80 0702 B400 0208 0032
send FF80 0702 B400 0400 0001
                                               recv FF88 0702 B400 0208 0032
recv FF88 0702 B400 0400 0001
                                               send FF80 0702 B400 0408 0032
// ADC gain(4096 チャネル, 2CH 分)
                                               recv FF88 0702 B400 0408 0032
send FF80 0702 B400 0202 0001
                                               // slow peaking time(720(500+220)ns, 2CH 分)
recv FF88 0702 B400 0202 0001
                                               send FF80 0702 B400 020A 0048
send FF80 0702 B400 0402 0001
                                               recv FF88 0702 B400 020A 0048
recv FF88 0702 B400 0402 0001
                                               send FF80 0702 B400 040A 0048
                                               recv FF88 0702 B400 040A 0048
// fast diff(200 、2CH分)
send FF80 0702 B400 0204 0004
                                               // fast trigger threshold(20,2CH分)
recv FF88 0702 B400 0204 0004
                                               send FF80 0702 B400 0210 0014
send FF80 0702 B400 0404 0004
                                               recv FF88 0702 B400 0210 0014
recv FF88 0702 B400 0404 0004
                                               send FF80 0702 B400 0410 0014
// fast integral (200, 2CH 分)
                                               recv FF88 0702 B400 0410 0014
send FF80 0702 B400 0206 0004
                                               // slow trigger threshold(30,2CH分)
recv FF88 0702 B400 0206 0004
                                               send FF80 0702 B400 0216 001E
send FF80 0702 B400 0406 0004
                                               recv FF88 0702 B400 0216 001E
```

send FF80 0702 B400 0416 001E	// CFD delay(20ns, 2CH分)
recv FF88 0702 B400 0416 001E	send FF80 0702 B400 0242 0001
// LLD(40,3CH分)	recv FF88 0702 B400 0242 0001
send FF80 0702 B400 0212 0028	send FF80 0702 B400 0442 0001
recv FF88 0702 B400 0212 0028	recv FF88 0702 B400 0442 0001
send FF80 0702 B400 0412 0028	// inhibit width(7us,2CH分)
recv FF88 0702 B400 0412 0028	send FF80 0702 B400 0244 02BC
// ULD(4000, 2CH 分)	recv FF88 0702 B400 0244 02BC
send FF80 0702 B400 0214 0FA0	send FF80 0702 B400 0444 02BC
recv FF88 0702 B400 0214 0FA0	recv FF88 0702 B400 0444 02BC
send FF80 0702 B400 0414 0FA0	// coupling(2.2u,2CH分)
recv FF88 0702 B400 0414 0FA0	send FF80 0702 B400 0254 0000
// pileup rejecter(off,2CH分)	recv FF88 0702 B400 0254 0000
send FF80 0702 B400 0218 0000	send FF80 0702 B400 0454 0000
recv FF88 0702 B400 0218 0000	recv FF88 0702 B400 0454 0000
send FF80 0702 B400 0418 0000	// analog pole zero(0,2CH分)
recv FF88 0702 B400 0418 0000	send FF80 0702 B400 0256 0000
// polarity(neg,2CH分)	recv FF88 0702 B400 0256 0000
send FF80 0702 B400 021A 0000	send FF80 0702 B400 0456 0000
recv FF88 0702 B400 021A 0000	recv FF88 0702 B400 0456 0000
send FF80 0702 B400 041A 0000	// analog fine gain(128,2CH分)
recv FF88 0702 B400 041A 0000	send FF80 0702 B400 0258 0080
// digital coarse gain(4倍,2CH分)	recv FF88 0702 B400 0258 0080
send FF80 0702 B400 023A 0002	send FF80 0702 B400 0458 0080
recv FF88 0702 B400 023A 0002	recv FF88 0702 B400 0458 0080
send FF80 0702 B400 043A 0002	// mode (histogram)
recv FF88 0702 B400 043A 0002	send FF80 0702 B400 0010 0000
// digital fine gain(0.5倍,2CH分)	recv FF88 0702 B400 0010 0000
send FF80 0702 B400 023C 0FFE	// measurement time(24Hr, MSB)
recv FF88 0702 B400 023C 0FFE	send FF80 0702 B400 0016 07DB
send FF80 0702 B400 043C 0FFE	recv FF88 0702 B400 0016 07DB
recv FF88 0702 B400 043C 0FFE	// measurement time(24Hr)
// timing(CFD,2CH分)	send FF80 0702 B400 0018 A821
send FF80 0702 B400 023E 0001	recv FF88 0702 B400 0018 A821
recv FF88 0702 B400 023E 0001	// measurement time(24Hr, LSB)
send FF80 0702 B400 043E 0001	send FF80 0702 B400 001A 8000
recv FF88 0702 B400 043E 0001	recv FF88 0702 B400 001A 8000
// CFD function(0.25,2CH分)	<pre>// clock select(internal)</pre>
send FF80 0702 B400 0240 0002	send FF80 0702 B400 004E 0000
recv FF88 0702 B400 0240 0002	recv FF88 0702 B400 004E 0000
send FF80 0702 B400 0440 0002	// DAC(CH1 preamp)
recv FF88 0702 B400 0440 0002	send FF80 0702 B400 007A 0000

```
recv FF88 0702 B400 007A 0000
                                                send FF80 0702 B400 00C6 0001
// ROI range (ROI1, 0-4095)
                                                recv FF88 0702 B400 00C6 0001
send FF80 0702 B400 009E 0000
                                                // FAST-SCA ROI2 (CH2)
recv FF88 0702 B400 009E 0000
                                                send FF80 0702 B400 0008 0002
send FF80 0702 B400 00A0 0FFF
                                                recv FF88 0702 B400 0008 0002
recv FF88 0702 B400 00A0 0FFF
                                                // FAST-SCA ROI3 (none)
// ROI range (ROI2. 0-4095)
                                                send FF80 0702 B400 00CA 0000
send FF80 0702 B400 00A2 0000
                                                recv FF88 0702 B400 00CA 0000
recv FF88 0702 B400 00A2 0000
                                                // FAST-SCA ROI4 (none)
send FF80 0702 B400 00A4 0FFF
                                                send FF80 0702 B400 00CC 0000
recv FF88 0702 B400 00A4 0FFF
                                                recv FF88 0702 B400 00CC 0000
// ROI range (ROI3. 0-4095)
                                                // FAST-SCA ROI5 (none)
send FF80 0702 B400 00A6 0000
                                                send FF80 0702 B400 00CE 0000
recv FF88 0702 B400 00A6 0000
                                                recv FF88 0702 B400 00CE 0000
send FF80 0702 B400 00A8 0FFF
                                                // FAST-SCA ROI6 (none)
recv FF88 0702 B400 00A8 0FFF
                                                send FF80 0702 B400 00D0 0000
                                                recv FF88 0702 B400 00D0 0000
// ROI range (ROI4. 0-4095)
send FF80 0702 B400 00AA 0000
                                                // FAST-SCA ROI7 (none)
recv FF88 0702 B400 00AA 0000
                                                send FF80 0702 B400 00D2 0000
send FF80 0702 B400 00AC 0FFF
                                                recv FF88 0702 B400 00D2 0000
recv FF88 0702 B400 00AC 0FFF
                                                // FAST-SCA ROI8 (none)
// ROI range (ROI5, 0-4095)
                                                send FF80 0702 B400 00D4 0000
send FF80 0702 B400 00AE 0000
                                                recv FF88 0702 B400 00D4 0000
recv FF88 0702 B400 00AE 0000
                                                // FAST-SCA AUX1 (ROI1-SCA)
send FF80 0702 B400 00B0 0FFF
                                                send FF80 0702 B400 00D6 0000
recv FF88 0702 B400 00B0 0FFF
                                                recv FF88 0702 B400 00D6 0000
// ROI range (ROI6, 0-4095)
                                                // FAST-SCA AUX2 (ROI2-SCA)
send FF80 0702 B400 00B2 0000
                                                send FF80 0702 B400 00D8 0001
recv FF88 0702 B400 00B2 0000
                                                recv FF88 0702 B400 00D8 0001
send FF80 0702 B400 00B4 0FFF
                                                // FAST-SCA AUX3(fast-CH1)
recv FF88 0702 B400 00B4 0FFF
                                                send FF80 0702 B400 00DA 0008
// ROI range (ROI7, 0-4095)
                                                recv FF88 0702 B400 00DA 0008
                                                // FAST-SCA AUX4(fast-CH2)
send FF80 0702 B400 00B6 0000
recv FF88 0702 B400 00B6 0000
                                                send FF80 0702 B400 00DC 0009
send FF80 0702 B400 00B8 0FFF
                                                recv FF88 0702 B400 00DC 0009
recv FF88 0702 B400 00B8 0FFF
                                                // FAST-SCA AUX5 (ROI1-SCA)
// ROI range (ROI8, 0-4095)
                                                send FF80 0702 B400 00DE 0000
send FF80 0702 B400 00BA 0000
                                                recv FF88 0702 B400 00DE 0000
recv FF88 0702 B400 00BA 0000
                                                // FAST-SCA AUX6 (ROI1-SCA)
send FF80 0702 B400 00BC 0FFF
                                                send FF80 0702 B400 00E0 0000
recv FF88 0702 B400 00BC 0FFF
                                                recv FF88 0702 B400 00E0 0000
// FAST-SCA ROI1 (CH1)
                                                // FAST-SCA AUX7 (ROI1-SCA)
```

send FF80 0702 B400 00E2 0000 recv FF88 0702 B400 00E2 0000 // FAST-SCA AUX8 (ROI1-SCA) // clear send FF80 0702 B400 00E4 0000 recv FF88 0702 B400 00E4 0000 // fast pole zero(0,2CH分) send FF80 0702 B400 020C 0000 recv FF88 0702 B400 020C 0000 send FF80 0702 B400 040C 0000 recv FF88 0702 B400 040C 0000 // slow pole zero(64,2CH分) // start send FF80 0702 B400 020E 0040 recv FF88 0702 B400 020E 0040 send FF80 0702 B400 040E 0040 recv FF88 0702 B400 040E 0040 // quick scan count(16bit) send FF80 0702 B400 0048 0000 // stop recv FF88 0702 B400 0048 0000 //filter reset(0->1-0,2CH分) send FF80 0702 B400 0238 0000 recv FF88 0702 B400 0238 0000 send FF80 0702 B400 0438 0000 recv FF88 0702 B400 0438 0000 send FF80 0702 B400 0238 0001 recv FF88 0702 B400 0238 0001 send FF80 0702 B400 0438 0001 recv FF88 0702 B400 0438 0001 send FF80 0702 B400 0238 0000 recv FF88 0702 B400 0238 0000 send FF80 0702 B400 0438 0000

recv FF88 0702 B400 0438 0000

send FF80 0702 B400 0040 0000
recv FF80 0702 B400 0040 0000
send FF80 0702 B400 0040 0001
recv FF80 0702 B400 0040 0001
send FF80 0702 B400 0040 0000
recv FF80 0702 B400 0040 0000

send FF80 0702 B400 0014 0000 recv FF80 0702 B400 0014 0000 send FF80 0702 B400 0014 0001 recv FF80 0702 B400 0014 0001

send FF80 0702 B400 0014 0000 recv FF80 0702 B400 0014 0000

// histogram (CH1 ヒストグラム要求) send FF80 0702 B400 004A 0000 recv FF80 0702 B400 004A 0000

// wave (CH1 波形要求) send FF80 0702 B400 0072 0000 recv FF80 0702 B400 0072 0000

4. その他

4.1. 機器初期設定に失敗した場合

本アプリを起動した時に、装置との接続に失敗した内容のエラーメッセージが表示される場合があります。

主な原因は以下の通りです。

- ・ PC 側の LAN ケーブルの差し込みが不足している。
- ・ 本装置側のLANケーブルの差し込みが不足している。
- ・ 本装置の電源が OFF のまま、もしくは、LAN ケーブルの断線。
- PC 側のネットワーク設定が DHCP になっていたり、プライベートアドレス(192.168.128 を除く192.168.10.2 から255)で設定されていない。
- PC の省電力モードが機能していた。
- ・ UDP で使用するポート番号 4660 番及び TCP/IP で使用する 24 番が定義されていない。
- ・ 不明の原因。ケーブルの接続などの確認後、本アプリの再起動をお願いします。